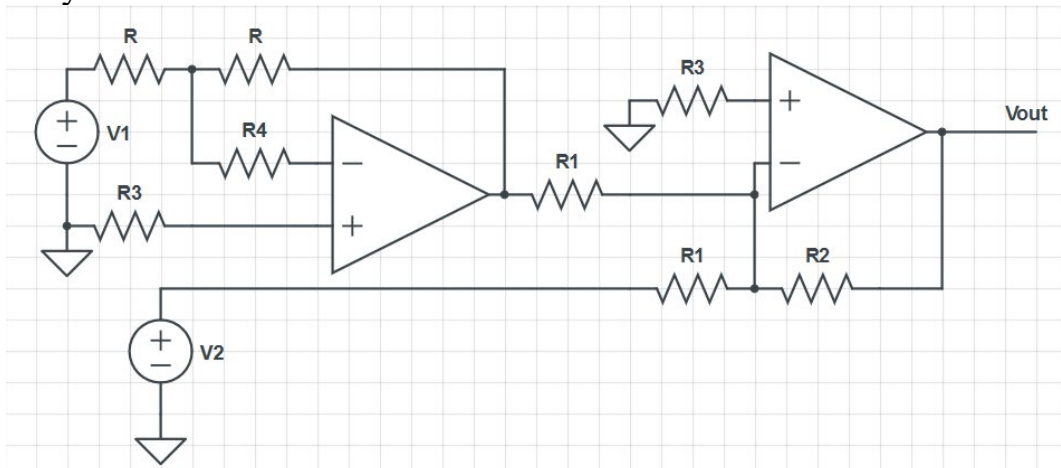


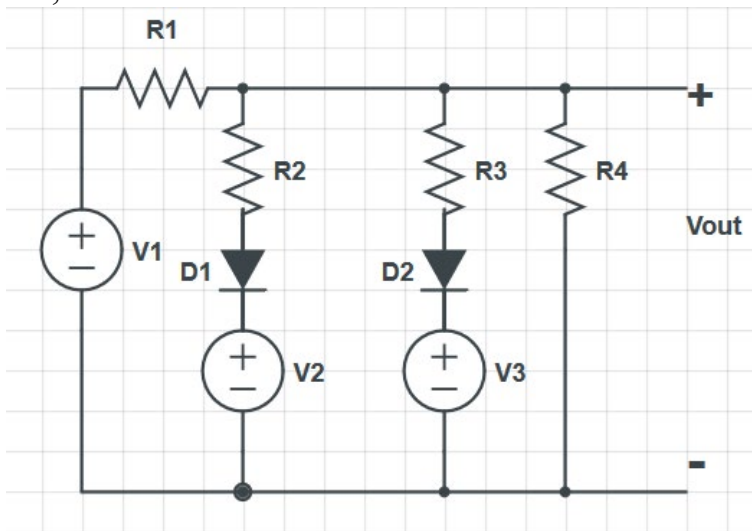
Modelos de exámenes primera parte de la asignatura.

EXAMEN 1

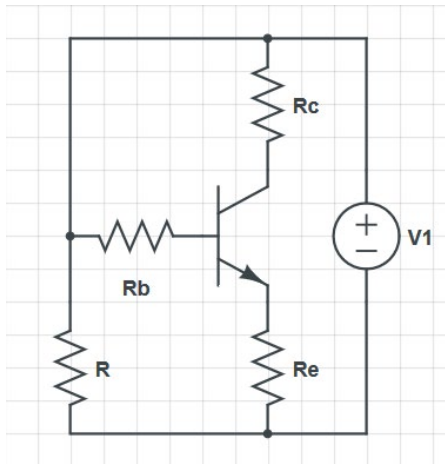
Problema 1. (2.5 puntos) Obtener el valor de V_{out} en función de los voltajes de entrada V_1 y V_2 .



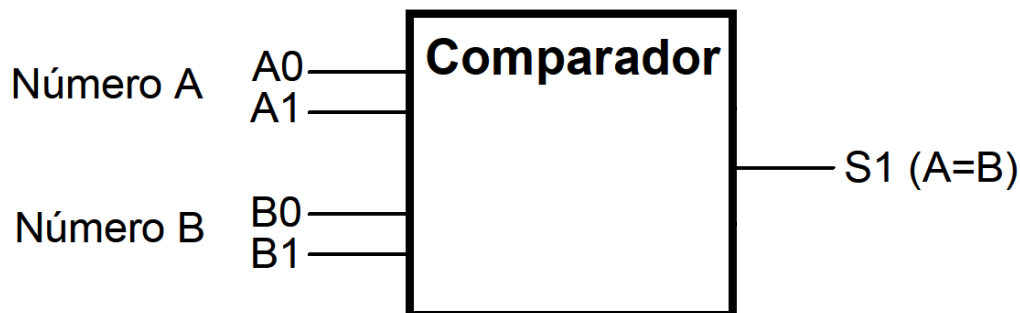
Problema 2 (2.5 puntos). Calcula el punto de operación de los dos diodos, así como el voltaje de salida del circuito. $V_1=3V$, $V_2=2V$, $V_3=3V$, $R_1=100 \Omega$, $R_2=200 \Omega$, $R_3=1 \text{ k}\Omega$, $R_4=2 \text{ k}\Omega$.



Problema 3 (2.5 puntos). Calcula el valor de V_1 necesario para que el transistor cambie de la zona de saturación a la zona activa, indicando para que rangos de voltaje se encontrará en las diferentes zonas de funcionamiento. $R_b=4\text{ k}\Omega$, $R_c=50\ \Omega$, $R_e=9.9\ \Omega$, $R=1\text{ k}\Omega$.



Problema 4 (2.5 puntos). El circuito de la figura es un comparador de dos números (A y B) de dos bits, codificados en el sistema de magnitud y signo. La salida del comparador toma el valor lógico “1” cuando $A=B$.

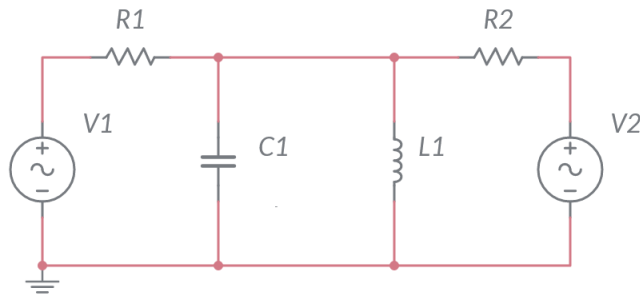


Se pide:

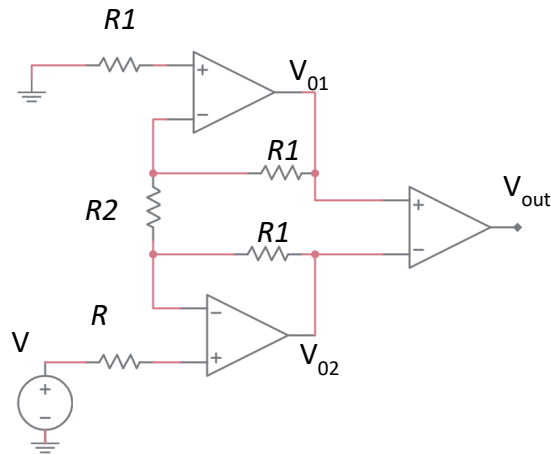
- Tabla de verdad (1 pto)
- Expresar las funciones de salida como suma de productos (Primera Forma Canónica) (0.5 ptos)
- Obtener las expresiones reducidas de las salidas por el método de Karnaugh. (0.5 ptos)
- Implementar las salidas utilizando puertas lógicas (0.5 ptos).

EXAMEN 2

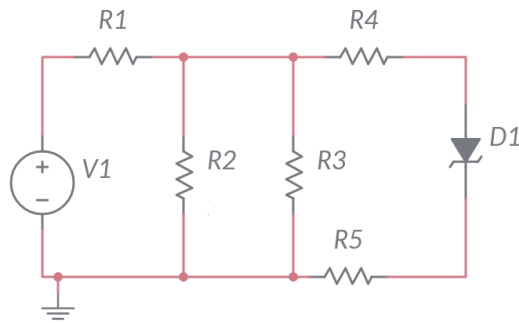
Problema 1 (2.5 puntos). Calcula la caída de tensión y la corriente que circula por el condensador C_1 , si las fuentes de tensión son señales alternas con una función $V_1 = 10\cos(100t)$ V y $V_2 = 5\cos(100t + 45^\circ)$ V. $R_1 = R_2 = 0.5 \Omega$, $C_1 = 2$ mF, $L_1 = 3$ mH.



Problema 2 (2.5 puntos). Obtén el valor de la tensión a la salida del primer (V_{01}), segundo (V_{02}) y tercer operacional (V_{OUT}), suponiendo que los tres son operacionales ideales, alimentados con $+V_{CC} = +15$ V y $-V_{CC} = -15$ V. Parámetros del circuito: $V_1 = 5$ V, $R = 10$ k Ω , $R_1 = 2$ k Ω , $R_2 = 3$ k Ω .

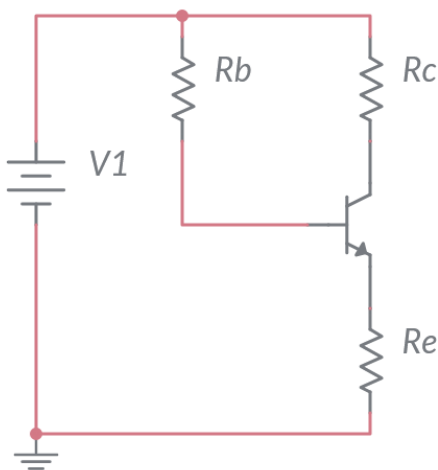


Problema 3 (2.5 puntos). Calcula el punto de operación del diodo del siguiente circuito, teniendo en cuenta que es un diodo Zener de Si, con un voltaje de ruptura de -3V . Los parámetros del circuito son $V_1 = -10\text{ V}$, $R_1 = 2\text{ k}\Omega$, $R_2 = 4\text{ k}\Omega$, $R_3 = 4\text{ k}\Omega$, $R_4 = 7\text{ k}\Omega$ y $R_5 = 5\text{ k}\Omega$.



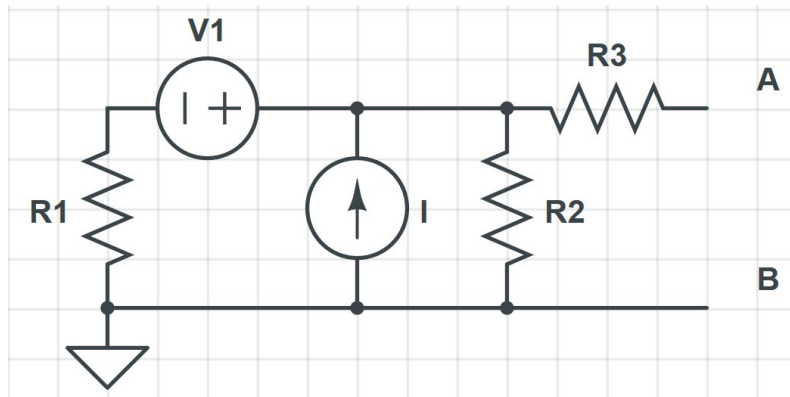
Problema 4 (2.5 puntos). Calcula el punto de operación del siguiente transistor BJT, sabiendo que su voltaje de activación es $V_{TR} = 0.7\text{ V}$, el voltaje de saturación es $V_{SAT} = 0\text{ V}$ y $\beta = 100$, dados los siguientes parámetros: $V_1 = 10\text{ V}$, $R_b = 100\text{ k}\Omega$, $R_c = 100\text{ }\Omega$ y $R_e = 0.5\text{ k}\Omega$.

¿Cuál debería ser el valor de la resistencia R_c para que el transistor estuviera en el límite entre las zonas activa y saturación?

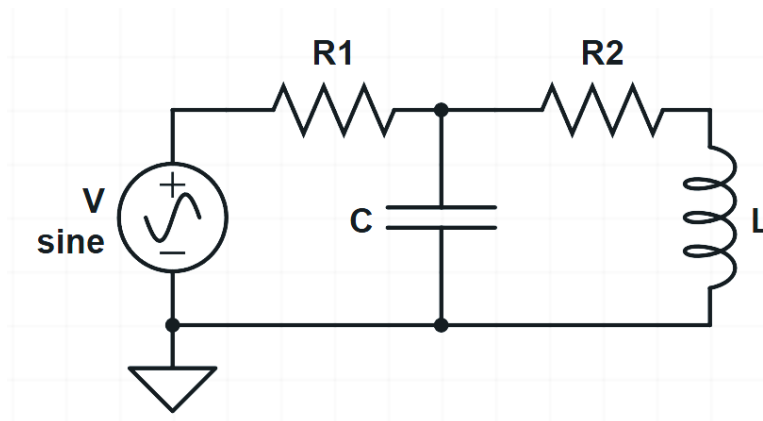


EXAMEN 3

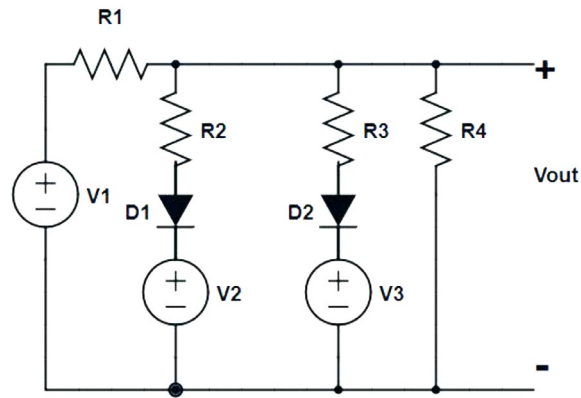
Problema 1 (2.5 puntos). Obtén los equivalentes de Thévenin y Norton para el siguiente circuito, desde los terminales A-B. $V_1 = 15\text{ V}$, $R_1 = 3\text{ k}\Omega$, $R_2 = 4\text{ k}\Omega$, $R_3 = 4000\ \Omega$, $I = 0,005\text{ A}$.



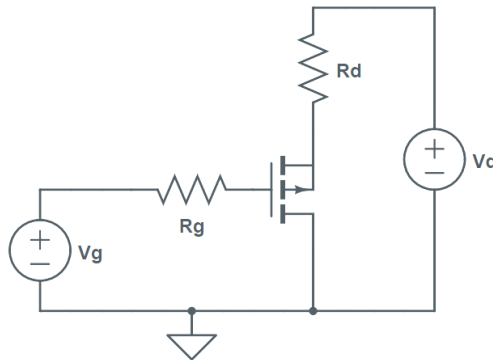
Problema 2 (2.5 puntos). A partir del siguiente circuito: a) obtén el valor de la corriente generada por la fuente de tensión como expresión en función del tiempo. b) calcula la expresión del voltaje que cae en la bobina en función del tiempo. La fuente de tensión tiene una amplitud de 10 V , una frecuencia de funcionamiento de 50 Hz y fase 0° . $R_1 = 5\ \Omega$, $R_2 = 10\ \Omega$, $C = 1/\pi\text{ mF}$, $L = 3/\pi\text{ H}$.



Problema 3 (2.5 puntos). Calcula el punto de operación de los dos diodos, así como el voltaje de salida del circuito. $V_1=5V$, $V_2=2V$, $V_3=5V$, $R_1=100\ \Omega$, $R_2=200\ \Omega$, $R_3=1\ k\Omega$, $R_4=2\ k\Omega$.

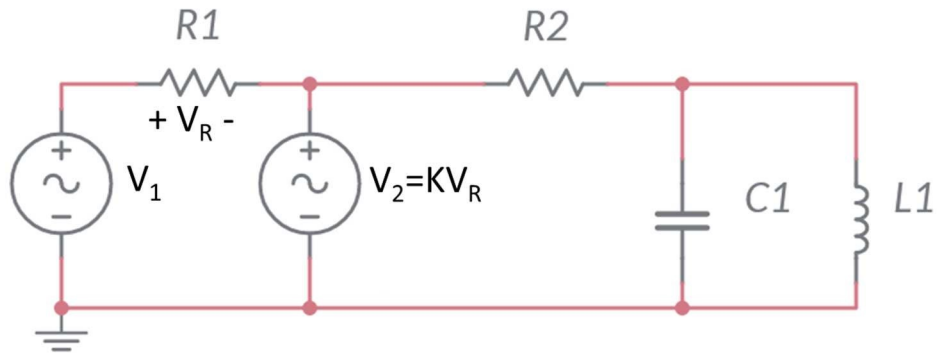


Problema 4 (2.5 puntos). Obtén el punto de trabajo del transistor MOSFET del siguiente circuito, donde las fuentes de tensión tienen un valor de $V_g=0V$ y $V_d=1V$ y las resistencias $R_d=R_g=15\ k\Omega$. Voltaje umbral del transistor $V_{tr}=-0.6V$, $k=0.2\ mA/V^2$.

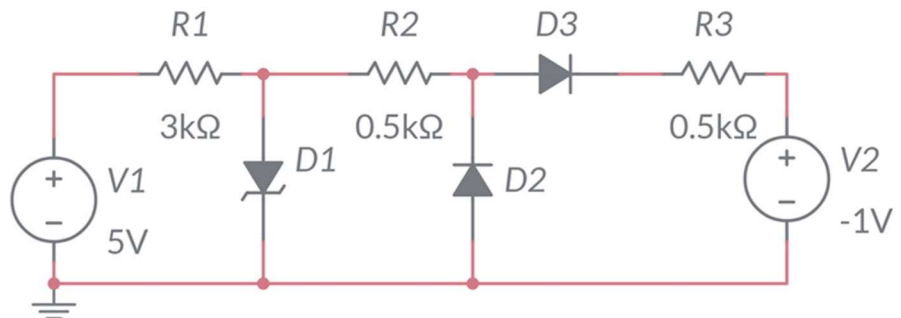


EXAMEN 4

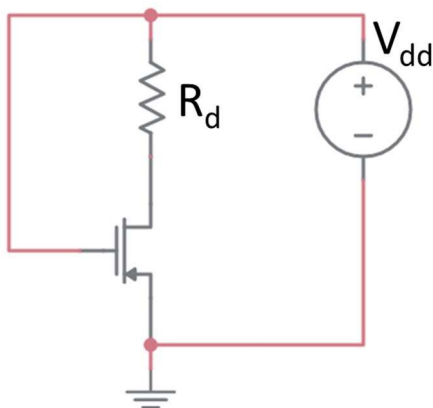
Problema 1 (3.5 puntos). Calcula las corrientes que circulan por el condensador y la bobina en el siguiente circuito. $V_1 = 10\cos(50t)$ V, $R_1 = 3 \Omega$, $R_2 = 0.5 \Omega$, $C_1 = 0.1$ F, $L_1 = 2$ mH y $K=2$.



Problema 2 (3.25 puntos). Calcula el punto de operación de los tres diodos de Si del siguiente circuito, teniendo en cuenta que el diodo Zener tiene un voltaje de ruptura de -3 V. Los parámetros del circuito son $V_1 = 5$ V, $R_1 = 3$ k Ω , $R_2 = 0.5$ k Ω , $R_3 = 0.5$ k Ω y $V_2 = -1$ V.

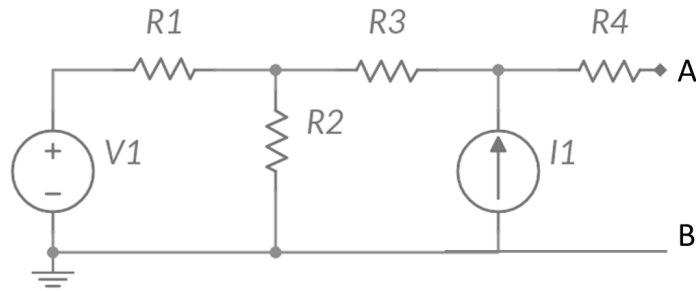


Problema 3 (3.25 puntos). Calcula el punto de operación del siguiente transistor MOSFET, sabiendo que su voltaje de activación es $V_{TR} = 0$ V, $k = 0.1$ mA/cm², $V_{dd} = 1$ V y $R_d = 4$ k Ω . ¿Cuál sería el valor de la fuente V_{dd} para que el transistor se encontrara en el límite de las zonas activa y saturación?

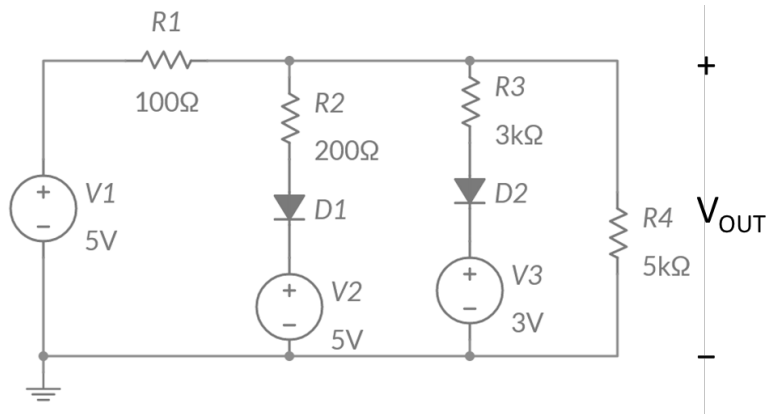


EXAMEN 5

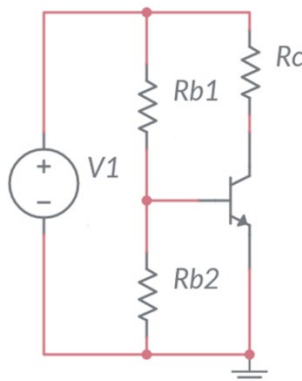
Problema 1 (3.5 puntos). Obtén el equivalente de Thévenin y Norton del siguiente circuito, entre los puntos A-B. Los parámetros del circuito son $V_1=10\text{ V}$, $I_1=5\text{ mA}$, $R_1=2\text{ k}\Omega$, $R_2=5\text{ k}\Omega$, $R_3=1\text{ k}\Omega$ y $R_4=6\text{ k}\Omega$. Dibuja ambos circuitos equivalentes:



Problema 2 (3.5 puntos). Calcula el punto de operación de los dos diodos, así como el voltaje de salida del circuito (V_{OUT}), siendo $R_1=100\ \Omega$, $R_2=200\ \Omega$, $R_3=3\text{ k}\Omega$, $R_4=5\text{ k}\Omega$, $V_1=V_2=5\text{ V}$ y $V_3=3\text{ V}$.

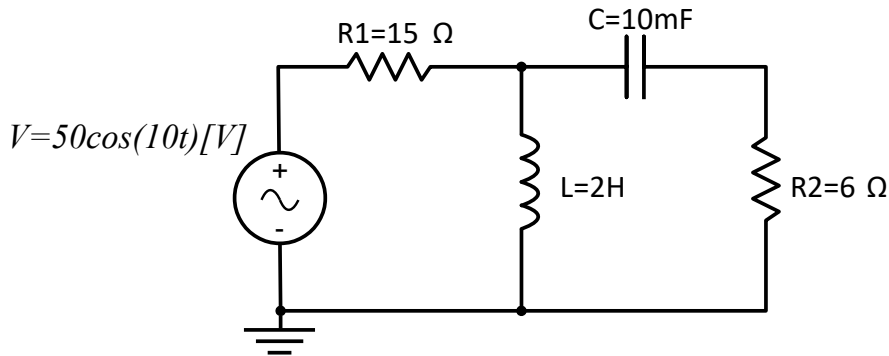


Problema 3 (3 puntos). Calcula el punto de operación del transistor BJT del siguiente circuito, teniendo en cuenta que los parámetros del circuito son $R_{b1}=75\text{ k}\Omega$, $R_{b2}=7\text{ k}\Omega$, $R_C=1.5\text{ k}\Omega$, y $V_1=16\text{ V}$, y del transistor $V_{TR}=0.7\text{ V}$, $V_{SAT}=0.2\text{ V}$ y $\beta=100$.

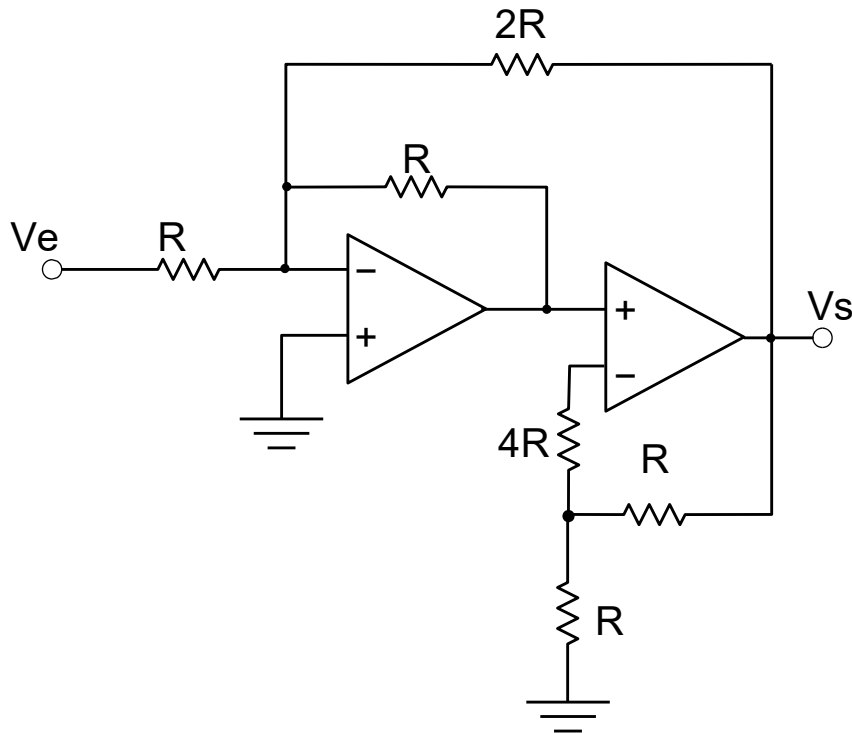


EXAMEN 6

Problema 1. (2.5 puntos). Dado el circuito de la figura, calcular la caída de tensión y la corriente que circula por la resistencia R2. Se puede calcular por cualquiera de los métodos vistos en clase que sea válido para este problema.



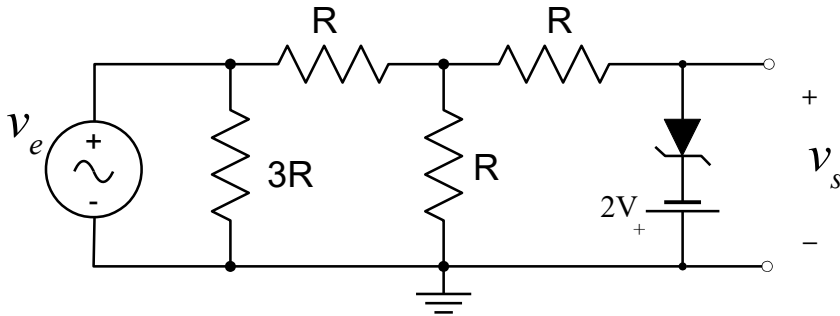
Problema 2. (2.5 puntos). Dado el siguiente circuito, calcula la ganancia (V_s/V_e)



suponiendo que los amplificadores operacionales son ideales.

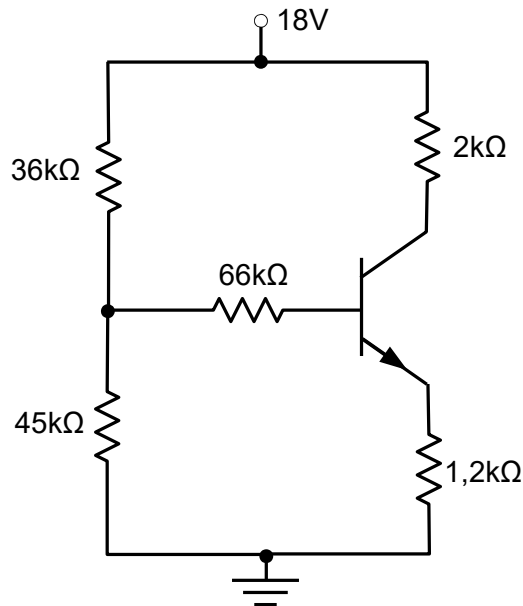
Problema 3. (2.5 pts) Dado el circuito de la figura, siendo la tensión de codo del diodo 1V y su tensión de ruptura zener de $V_Z = -3V$:

1. Calcula para qué tensiones de v_e el diodo conduce y para qué valores no conduce.
2. Calcula la tensión de salida para cada caso.
3. Representa la función de transferencia del circuito (v_s en función de v_e) en todo el rango de valores de v_e , indicando claramente los puntos en los que existe un cambio de tendencia.



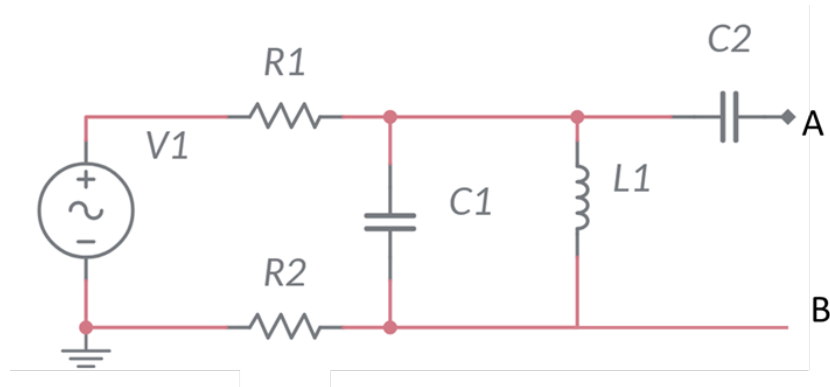
Problema 4. (2.5 pts) Para el siguiente circuito, calcula el punto de operación del transistor: V_{CE} ; i_C .

Las características del transistor son $\beta = 100$, $V_{BE} = 0,7V$, $V_{CE\text{ saturación}} = 0,2V$



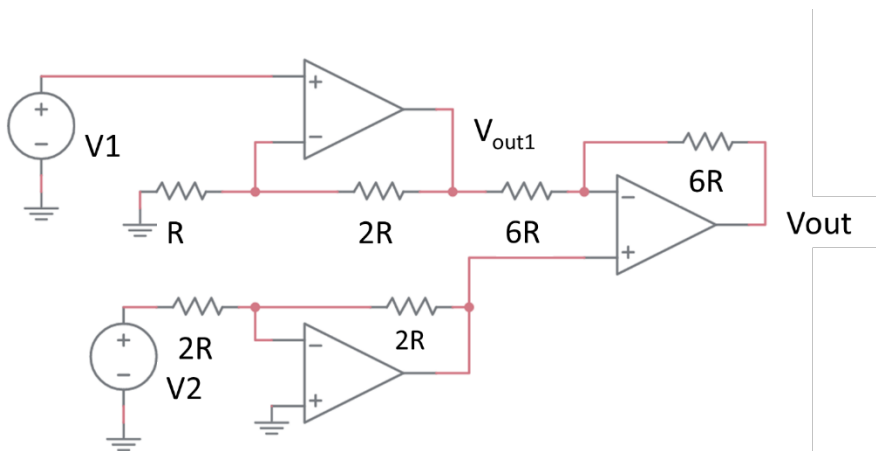
EXAMEN 7

Problema 1 (2.5 puntos). Obtén los circuitos equivalentes de Thévenin y Norton del siguiente circuito entre **A** y **B**, sabiendo que $R_1=3\ \Omega$, $R_2=3\ \Omega$, $C_1=1\ \text{mF}$, $C_2=3\ \text{mF}$, $L_1=5\ \text{mH}$ y la fuente de tensión sigue la expresión $v(t) = 10\cos(100t - 45^\circ)$. Dibuja ambos circuitos.

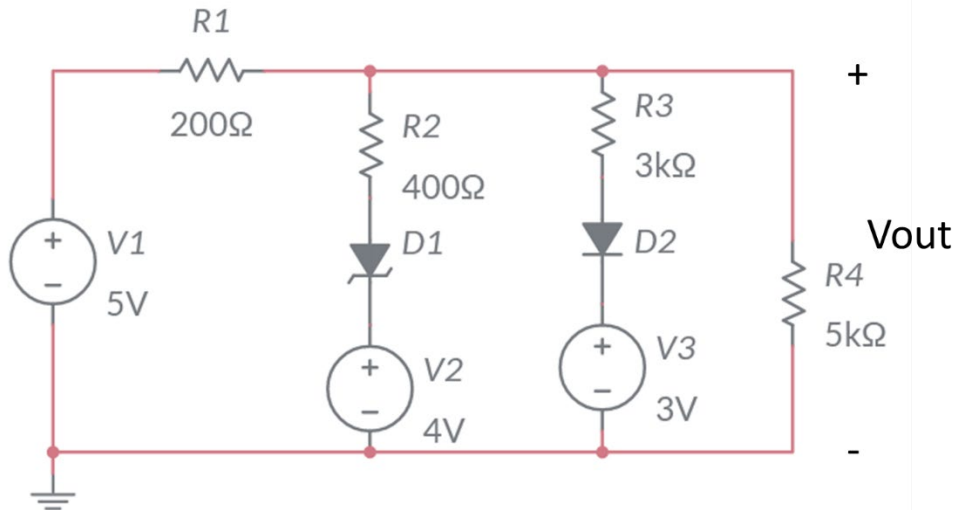


Problema 2 (2.5 puntos). Dado el siguiente circuito formado por operacionales ideales alimentados con $\pm 15\text{V}$, responde a las siguientes cuestiones:

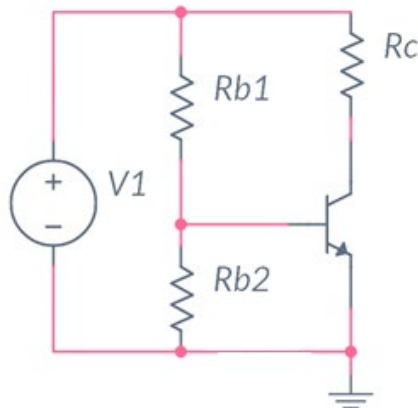
- ¿Cuál es la expresión para el voltaje de salida del primer operacional (V_{out1})? (**0.75 puntos**).
- ¿Cuál es la expresión para el voltaje de salida del circuito (V_{out})? (**1.25 puntos**).
- Calcula el valor de V_{out} para el caso $V_1=1\text{V}$ y $V_2=2\text{V}$. (**0.25 puntos**).
- Calcula el valor de V_{out} para el caso $V_1=4\text{V}$ y $V_2=3\text{V}$. (**0.25 puntos**).



Problema 3 (2.5 puntos). Calcula el punto de operación de los dos diodos de Si, así como el voltaje de salida del circuito (V_{OUT}), siendo $R1=200\ \Omega$, $R2=400\ \Omega$, $R3=3\ k\Omega$, $R4=5\ k\Omega$, $V1=5\ V$, $V2=4\ V$ y $V3=3\ V$, y el voltaje de ruptura del Zener es $-3\ V$.



Problema 4 (2.5 puntos). Calcula el punto de trabajo del transistor del siguiente circuito, suponiendo que éste tiene un voltaje de activación, $V_{TH}=0.7\ V$, un voltaje de saturación $V_{SAT}=0.2\ V$ y una ganancia de corriente $\beta=100$ (**1.75 punto**). Los parámetros del circuito son $V1=4\ V$, $Rb1=6\ k\Omega$, $Rb2=2\ k\Omega$ y $Rc=0.1\ k\Omega$. ¿Cuánto tendría que valer la resistencia Rc para que el transistor se encontrara en el límite de las zonas activa y saturación? (**0.75 puntos**)



Modelos de exámenes segunda parte de la asignatura.

EXAMEN 1.

Problema 1. Realiza los siguientes cálculos de conversión de base.

- a) Convertir los siguientes números en base 10 a binario, octal y hexadecimal (1 pto)
- $245,625_{10}$
 - $34,75_{10}$
- b) Indicar el valor en base 10 de los números $A=001100$ y $B=110111$ suponiendo que están codificados en (1 pto).
- Binario puro
 - Signo-magnitud
 - Complemento a 2
- c) Calcula las siguientes operaciones suponiendo que los números están codificados en complemento a 2 con $n=8$. $A=01110011$ y $B=11000011$. Indica si el resultado se sale de rango. (1 pto)
- $S=A+B$
 - $R=A-B$

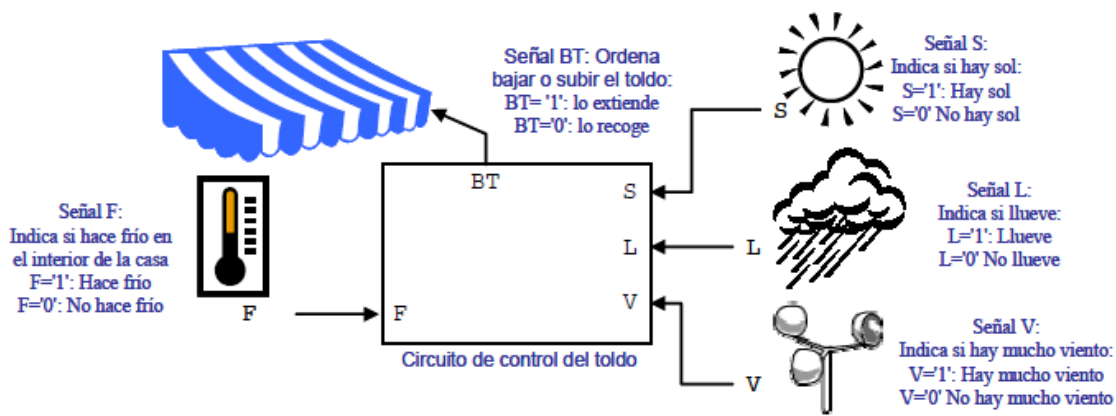
Problema 2. Se desea realizar un circuito de control para el toldo de una terraza de una vivienda. El toldo tiene la función tanto de dar sombra como de proteger del viento y de la lluvia. Así que es un toldo resistente al viento y a la lluvia, manteniendo la terraza seca en los días de lluvia.

Para el circuito de control tenemos las siguientes entradas:

- Señal S: Indica si hay sol
- Señal L: Indica si llueve
- Señal V: Indica si hay mucho viento
- Señal F: Indica si hace frío en el interior de la casa.

Según los valores de estas entradas se bajará o subirá el toldo. Esto se realizará mediante la señal de salida BT (Bajar Toldo). Si $BT='1'$ indica que el toldo debe estar extendido (bajado) y si $BT='0'$ indica que el toldo debe estar recogido (subido).

El sistema se muestra en la figura.



El circuito que acciona el toldo que debe funcionar según las siguientes características:

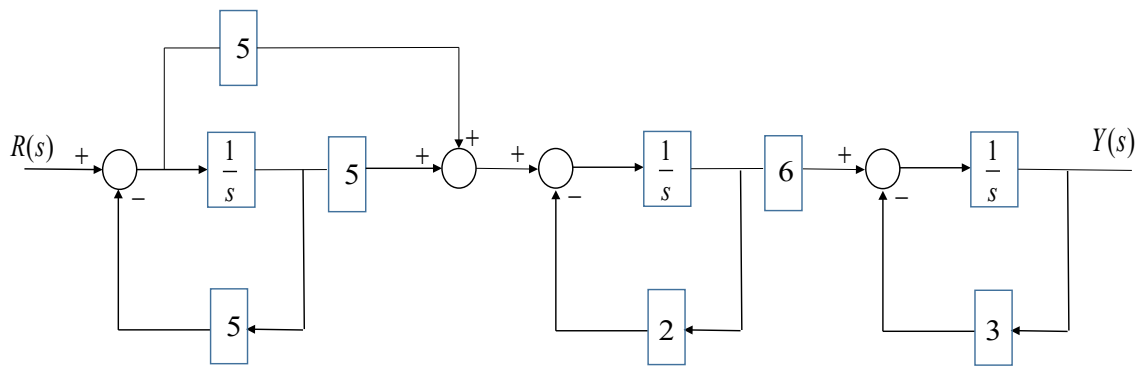
- Independientemente del resto de señales de entrada, siempre que llueva se debe de extender el toldo para evitar que se moje la terraza. No se considerará posible que simultáneamente llueva y haga sol.
- Si hace viento se debe extender el toldo para evitar que el viento moleste. Sin embargo, hay una excepción: aun cuando haya viento, si el día está soleado y hace frío en la casa, se recogerá el toldo para que el sol caliente la casa.
- Por último, si no hace viento ni llueve, sólo se bajará el toldo en los días de sol y cuando haga calor en el interior, para evitar que se caliente mucho la casa.

Se pide:

- Realizar la tabla de verdad de la señal de salida **BT** a partir de las señales de entrada (**L, V, S, F**). (1.5 pts)
 - Expresar la señal de salida como suma de productos (Primera Forma Canónica) (0.5 pts)
 - Obtener la expresión reducida de la señal de salida en suma de productos por el método de Karnaugh. (1.5 pts)
- a) Dibujar el esquema de puertas de las señales de salida obtenidas el en apartado anterior (0.5 pts)

Problema 3. Dado el diagrama de bloques de la figura.

- Obtener $Y(s)/R(s)$ (1.5 pto)
- Calcula $y(t)$ sabiendo que $r(t)$ es una entrada impulso ($R(s)=1$). (1 pto)
- Calcula el valor de $y(t)$ en régimen estacionario. (0.5 pts)



N. B. La transformada inversa de Laplace de $F(s)=1/(s+a)$ es $f(t)=e^{-at}$

EXAMEN 2.

Problema 1. Realiza las siguientes operaciones en diferentes sistemas de numeración.

a) Convertir los siguientes números en base 10 a binario, octal y hexadecimal (*1 pto*)

i. 8.9_{10}

ii. 81.1_{10}

b) Indicar el valor en base 10 de los números $A=1011$ y $B=0101$ suponiendo que están codificados en (*1 pto*).

i. Binario puro

ii. Signo-magnitud

iii. Complemento a 2

c) Calcula las siguientes operaciones suponiendo que los números están codificados en complemento a 2 con $n=8$. $A=11100111$ y $B=10111111$. Indica si el resultado se sale de rango. (*1 pto*)

i. $S=A+B$

ii. $R=A-B$

Problema 2. Se desea realizar un sistema que controla el uso de un ordenador para que se apague automáticamente cuando lleva un tiempo sin ser utilizado, en función de la hora del día. Para ello contamos con una entrada (T1) que nos indica que el ordenador lleva más de 1 hora sin ser utilizado, otra entrada (T2) que se activa cuando lleva más de 2 horas sin uso y un reloj que nos avisa si es de noche ($N=1$) o si es de día ($N=0$). También contamos con un pulsador remoto (R) para apagar el equipo. El sistema debe apagar el ordenador ($Salida=1$) en los siguientes casos:

1. Si lleva más de una hora sin ser utilizado y es de noche.
2. Si lleva más de dos horas sin uso, ya sea de día o de noche.
3. Cuando se pulse el botón de apagado remoto siempre que sea de noche.

Se pide:

a) Tabla de verdad (*1 pto*)

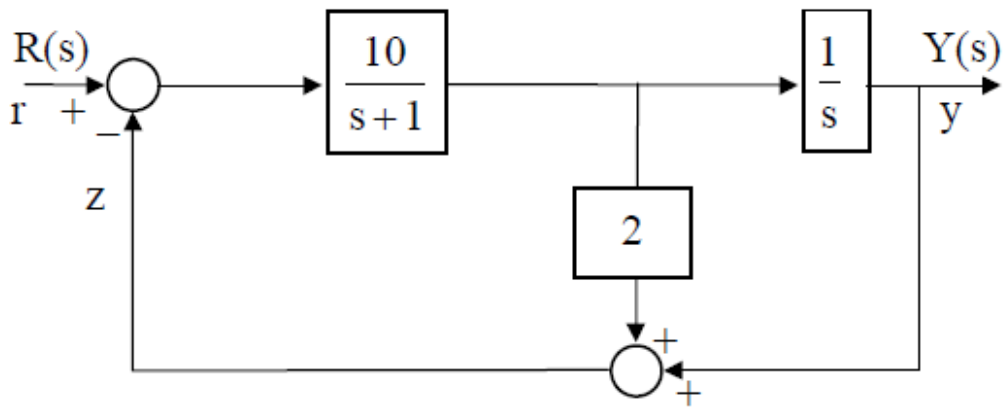
b) Expresar las funciones de salida como suma de productos (Primera Forma Canónica) (*0.5 ptos*)

c) Obtener las expresiones reducidas de las salidas por el método de Karnaugh. (*1 pto*)

d) Implementar las salidas utilizando puertas lógicas (*0.5 ptos*).

Problema 3. Dado el diagrama de bloques de la figura.

- Obtener $Y(s)/R(s)$ (1.5 pto)
- Calcula $y(t)$ sabiendo que $r(t)$ es una entrada impulso ($R(s)=1$). (1 pto)
- Calcula el valor de $y(t)$ en régimen estacionario. (0.5 ptos)



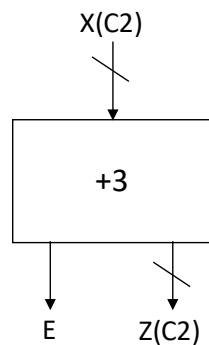
N. B. La transformada inversa de Laplace de $F(s)=1/(s+a)$ es $f(t)=e^{-at}$

EXAMEN 3.

Problema 1. Realiza las siguientes operaciones en diferentes sistemas de numeración.

- a) Convertir los siguientes números en base hexadecimal a base binario, octal y decimal. (1 pto)
- $3,A2_{16}$
 - $1B1,9_{16}$
- b) Indicar el valor en base 10 de los números $A= 1011$ y $B= 0101$ suponiendo que están codificados en (0.75 pts).
- Binario puro
 - Signo-magnitud
 - Complemento a 2
- c) Calcula las siguientes operaciones suponiendo que los números están codificados en complemento a 2 con $n=8$. $A = 11100111$ y $B = 10111111$. Indica si el resultado se sale de rango. (1 pto)
- $S=A+B$
 - $R=A-B$

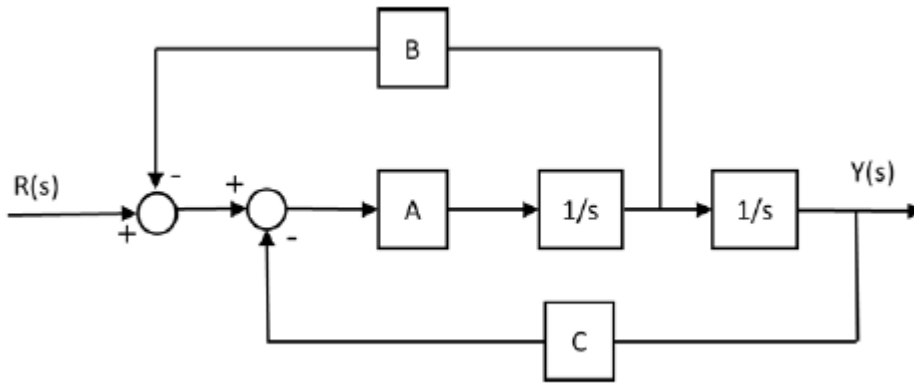
Problema 2. Sea un sistema cuya entrada es un número codificado en complemento a 2 con 4 bits (X_3, X_2, X_1, X_0). La salida es dicho número +3, también codificado en complemento a 2 con 4 bits (Z_3, Z_2, Z_1, Z_0). Además, cuando el resultado de la operación no sea representable con 4 bits en complemento a 2 se activa a nivel alto una señal de error (E).



Se pide:

- Realizar la tabla de verdad de las señales de salida (Z_3, Z_2, Z_1, Z_0, E) a partir de las señales de entrada (X_3, X_2, X_1, X_0). (1.5 pts)
- Expresar las señales de salida Z_3, Z_2, Z_1, Z_0 y E como suma de productos (Primera Forma Canónica). (0.25 pts)
- Obtener la expresión reducida de las señales de salida Z_3, Z_2, Z_1 y Z_0 en suma de productos por el método de Karnaugh. (2 pts)
- Dibujar el esquema de puertas de las señales de salida obtenidas el en apartado anterior. (0.25 pts)

Problema 3. Dado el diagrama de bloques de la figura.



- Obtener $Y(s)/R(s)$. (1.5 pto)
- Si $A=1$, calcula el valor de las constantes B y C para que la función de transferencia $Y(s)/R(s)$ tenga un polo doble en $s = -2$. (0.5 ptos)
- Calcula $y(t)$ sabiendo que $r(t)$ es una entrada escalón ($R(s)=1/s$). (1 pto)
- Calcula $y(t)$ en régimen estacionario. (0.25 ptos)

N. B. La transformada inversa de Laplace de $F(s) = \frac{1}{(s+a)^n} \rightarrow f(t) = \frac{t^{n-1}}{(n-1)!} e^{-at}$

EXAMEN 4.

Debes razonar todos los apartados indicar las operaciones que llevan al resultado.

Problema 1 (3 ptos). Problema 1. Realiza las siguientes operaciones en diferentes sistemas de numeración.

- Convertir el siguiente número binario, 1100 1110 1010 0100, a base hexadecimal y octal. (1 pto)
- Sean los números $A=01101010$ y $B=11100011$ codificados con $n=8$. Indica el valor en base 10 suponiendo que están codificados en: (1 pto)
 - Signo-Magnitud
 - Complemento a 2
- Si A y B están codificados en complemento a 2, calcula $A+B$ y $A-B$, e indica si hay desbordamiento y por qué. (1 pto)

Problema 2 (4 ptos). Un invernadero autónomo incluye un sensor digital que codifica la temperatura interior desde -8°C a $+7^{\circ}\text{C}$, en complemento a 2. Diseña un sistema digital que encienda un testigo luminoso (T) de aviso de posibles heladas que se encienda cuando la temperatura sea menor o igual que $+2^{\circ}$. Para ello:

- Obtén la tabla de verdad del sistema para la función de salida (T) (1.5 ptos)
- Expresa la función de salida en Primera Forma Canónica (0.5 ptos)
- Simplifica al máximo la función utilizando el método de Karnaugh.(1 pto)
- Implementa la función de salida utilizando puertas lógicas (1 pto)

Problema 3 (3 ptos). Dado el sistema de la figura 1.

- Obtégase la función de transferencia global del sistema $Y(s)/R(s)$ (1 pto)
- Sabiendo que $A=100$ y que el sistema tiene un polo doble en $s = -10$, determinar las constantes B y C . (0.5 ptos)
- Calcúlese $y(t)$ para una entrada escalón unidad. (1 pto)
- ¿Cuánto vale $y(t)$ en régimen estacionario? (0.5 ptos)

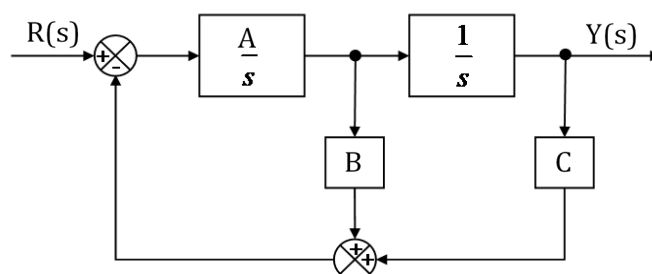


Figura 1

N. B. La transformada inversa de Laplace de $F(s)=1/(s+a)^n$ es $f(t)=(t^{n-1}e^{-at})/((n-1)!)$

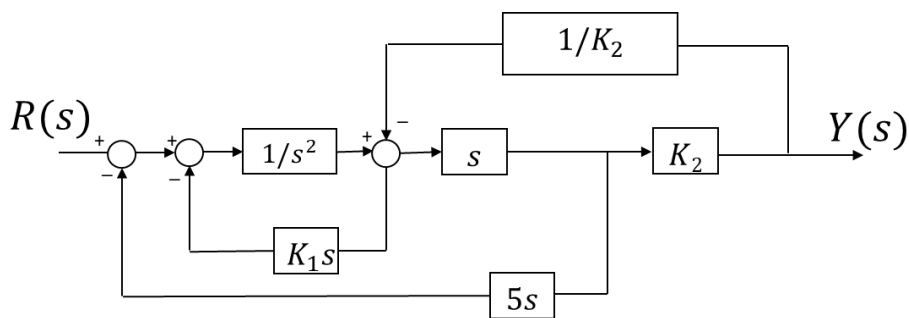
EXAMEN 5.

Problema 1 (4 puntos). Queremos construir un circuito digital que convierta números binarios codificados en magnitud y signo a la codificación complemento a 2. El sistema tiene 4 bits de entrada y 4 bits de salida. Obtén:

- La tabla de verdad del conversor. (1 punto)
- La expresión de las salidas en la 1ª Forma Canónica. (1 punto)
- La simplificación por Karnaugh de las 4 salidas. (1 punto)
- El circuito con puertas lógicas del primer bit de salida y del último. (1 punto)

Problema 2 (4 puntos). A partir del diagrama de bloques de la figura:

- Obtén la función de transferencia global del sistema $Y(s)/R(s)$. (1 punto)
- Sabiendo que el sistema tiene una raíz en $s=+4$ y otra en $s=-2$, calcula el valor de la constante K_1 . (1 punto)
- Calcula la respuesta del sistema $y(t)$ para una entrada de tipo impulso, para el caso de $K_2=3$. (1 punto)
- Si aplicamos una entrada escalón unitaria, ¿Cuál sería el valor en régimen estacionario? (1 punto)



Problema 3 (2 puntos).

- Realiza las conversiones de los siguientes números en base 10 al sistema de numeración indicado: (1 punto)
 - $135,25_{10}$ a binario puro
 - -347_{10} a magnitud-signo y complemento a 2, con una anchura de 8 bits.
 - -111_{10} a magnitud-signo y complemento a 2, con una anchura de 8 bits.
- Indicar el valor en base 10 de los números $A=010101$ y $B=101010$ suponiendo que están codificados en: (1 punto)
 - Binario puro
 - Signo-magnitud
 - Complemento a 2

EXAMEN 6.

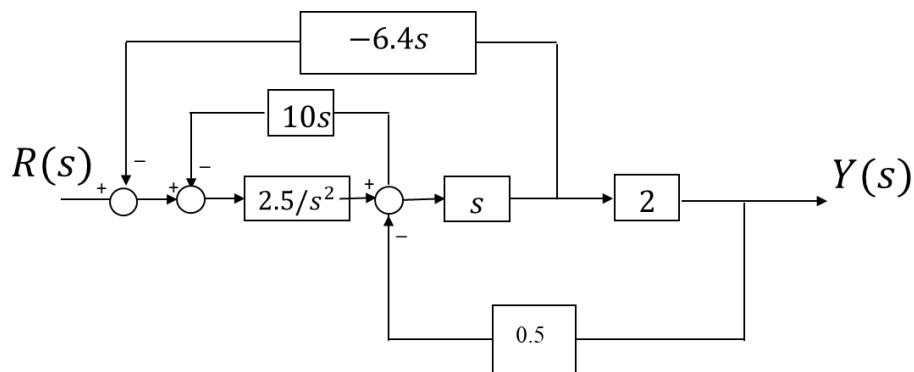
Problema 1 (4 puntos). Dada la siguiente función digital:

$$F(a, b, c, d) = a(c + \bar{b}) + \bar{b}\bar{d}(c + \bar{c})$$

- Obtén su tabla de verdad, y exprésala utilizando la 1ª Forma canónica (2 puntos).
- Obtén la expresión reducida de la salida por el método de Karnaugh (1 punto).
- Implementa la salida utilizando puertas lógicas (1 punto).

Problema 2 (4 puntos). A partir del diagrama de bloques de la figura:

- Obtén la función de transferencia global del sistema $Y(s)/R(s)$. (0.75 punto)
- Calcula la respuesta del sistema $y(t)$ para una entrada de tipo impulso (1.25 punto)
- Calcula la respuesta del sistema $y(t)$ para una entrada de tipo escalón. (1.25 punto)
- Calcula el valor de $y(t)$ en régimen estacionario y describe la estabilidad del sistema. (0.75 punto)



Problema 3 (2 puntos). Realiza las conversiones de los siguientes números en base 10 al sistema de numeración indicado: (1 punto)

- -255_{10} a complemento a 2, con una anchura de 9 bits y 10 bits.
- $139,0625_{10}$ a binario puro.
- -98_{10} a magnitud-signo y complemento a 2, con una anchura de 8 bits.

Indica el valor en base 10 de los números $A=001110$ y $B=101011$ suponiendo que están codificados en: (1 punto)

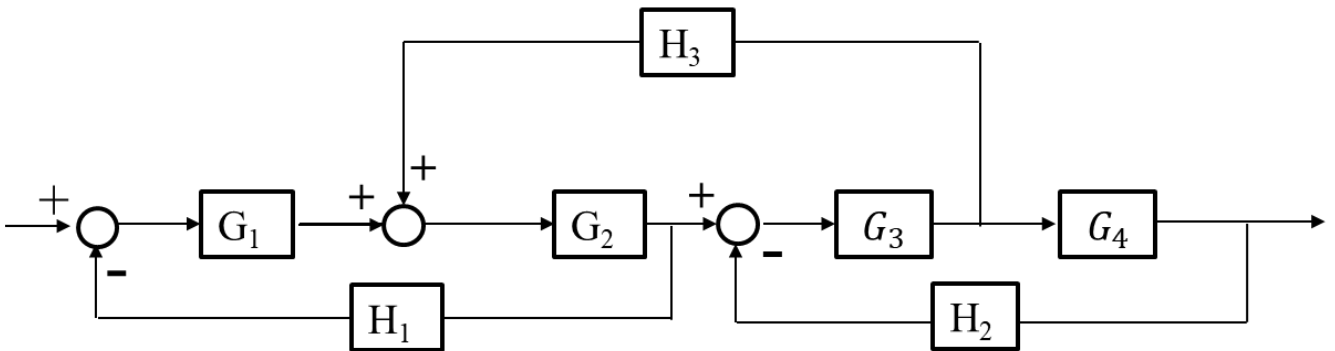
- Binario puro
- Signo-magnitud
- Complemento a 2

EXAMEN 7.

Problema 1 (3 puntos). Diseña un circuito digital que realice la suma de dos números de dos bits cada uno, codificados en binario puro. La salida del circuito será un número también en binario puro, de 3 bits. Para ello, completa:

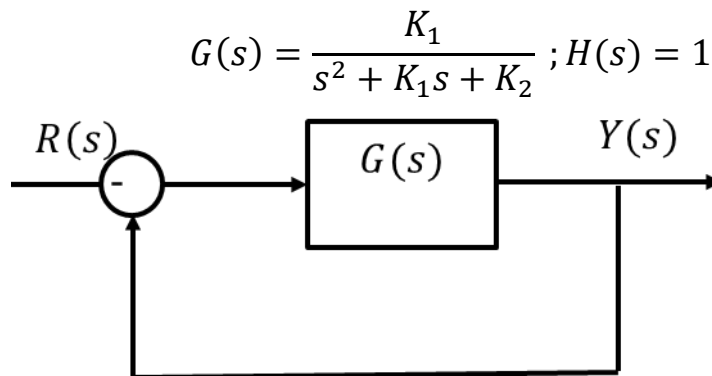
- a) La tabla de verdad del circuito. (1 punto)
- b) La expresión de las salidas en la 1ª Forma Canónica. (0.5 punto)
- c) La simplificación por Karnaugh de las 3 salidas. (1 punto)
- d) El circuito con puertas lógicas del primer bit de salida y del último. (0.5 punto)

Problema 2 (2 puntos). Obtén la función de transferencia del siguiente diagrama de bloques:



Problema 3 (3 puntos). El siguiente diagrama de bloques representa el sistema de control de una determinada planta. Calcula:

- a) La función de transferencia global del sistema $Y(s)/R(s)$. (0.5 puntos)
- b) Calcúlese K_1 y K_2 sabiendo que el sistema tiene dos polos simples en $s = -5$ y $s = -4$. (0.5 puntos)
- c) Calcula la respuesta del sistema, $y(t)$, para una entrada impulso. (1 puntos)
- d) Calcula la respuesta en estado estacionario para una entrada escalón. (1 puntos)



Problema 4 (2 puntos).

a) Realiza las conversiones de los siguientes números en base 10 al sistema de numeración indicado: (**1 punto**)

- i. -213_{10} a complemento a 2, con una anchura de 9 bits y 10 bits.
- ii. $347,5625_{10}$ a binario puro.
- iii. -147_{10} a magnitud-signo y complemento a 2, con una anchura de 9 bits.

b) Realiza la siguiente operación, suponiendo que los números están codificados en: (**1 punto**). **Importante:** indica las operaciones realizadas.

- i. Binario puro
- ii. Signo-magnitud
- iii. Complemento a 2

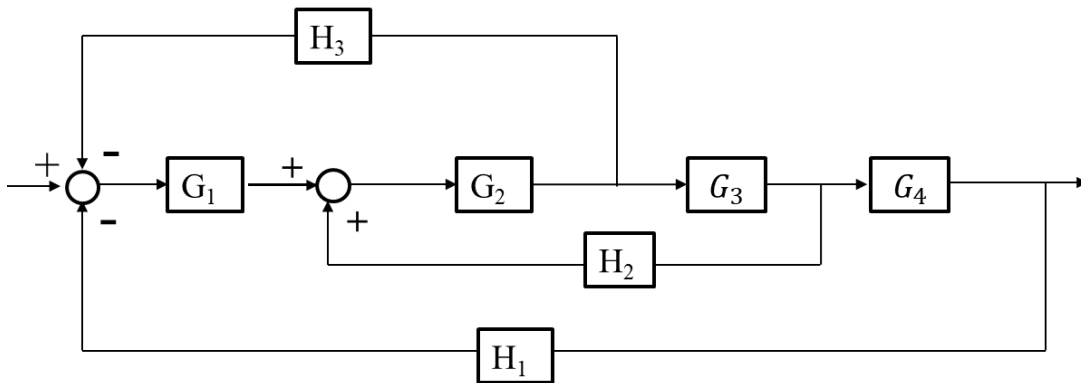
$$\begin{array}{r} 1010011 \\ + 0101010 \\ \hline \end{array}$$

EXAMEN 8.

Problema 1 (3 puntos). Diseña un circuito digital que realice la suma de dos números de dos bits cada uno: A (A1, A0) y B (B1, B0), codificados en magnitud y signo. La salida del circuito será un número también en magnitud y signo, de 3 bits: S (S2, S1, S0). Para ello, completa:

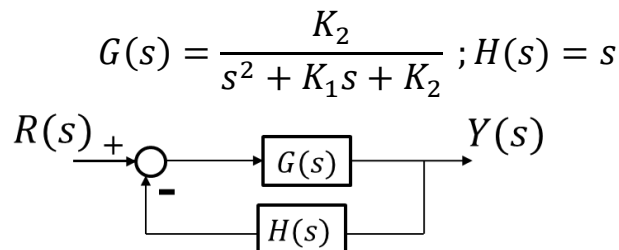
- La tabla de verdad del circuito. (1 punto)
- La expresión de las salidas en la 1ª Forma Canónica. (0.5 punto)
- La simplificación por Karnaugh de las 3 salidas. (1 punto)
- El circuito con puertas lógicas del bit menos significativo de la de salida (S0) y del más significativo (S2). (0.5 punto)

Problema 2 (2 puntos). Obtén la función de transferencia del siguiente diagrama de bloques:



Problema 3 (3 puntos). El siguiente diagrama de bloques representa el sistema de control de una determinada planta. Calcula:

- La función de transferencia global del sistema $Y(s)/R(s)$. (0.5 puntos)
- Calcúlese K_1 y K_2 sabiendo que el sistema tiene dos polos simples en $s = -3$ y $s = -6$. (0.5 puntos)
- Calcula la respuesta del sistema, $y(t)$, para una entrada impulso. (1 puntos)
- Calcula la respuesta en estado estacionario para una entrada escalón. (1 puntos)



Problema 4 (2 puntos).

a) Realiza las conversiones de los siguientes números en base 10 al sistema de numeración indicado: **(1 punto)**

- i. $500,0625_{10}$ a binario puro, con una anchura de 10 bits.
- ii. -173_{10} a magnitud-signo, con una anchura de 9 bits y 10 bits.
- iii. -197_{10} a complemento a 2, con una anchura de 9 bits y 10 bits.

b) Realiza las conversiones de los siguientes valores en las diferentes bases, al sistema en base 10: **(1 punto)**

- i. 110100101 Binario puro
- ii. 100100101 Signo-magnitud
- iii. 100100101 Complemento a 2
- iv. 011100111 Complemento a 2

EXAMEN 9.

Problema 1 (3 puntos). Se desea hacer un circuito que controle la carga automática de un coche eléctrico. Para ello tendremos 4 sensores (entradas) que nos indicarán si la batería está por **encima** del 80% de carga ($A=1$ si es así), si está por **debajo** del 20% ($B=1$), si estamos en **horario de bajo consumo** ($C=1$) y un indicador de que la batería se encuentra **deteriorada** ($D=1$). El circuito deberá comenzar la carga en las siguientes condiciones:

- Para optimizar la batería, normalmente se cargará cuando esta se encuentre por encima del 20% y por debajo del 80%, siempre que estemos en horario de bajo consumo.
- Como excepción, si la carga se encuentra por debajo del 20%, se deberá cargar, independientemente de la hora del día.
- Finalmente, si la batería se encuentra en mal estado no se tendrán en cuenta los requisitos anteriores, y obligatoriamente se deberá cargar cuando el nivel se encuentre por encima del 80%, independientemente de la hora del día.

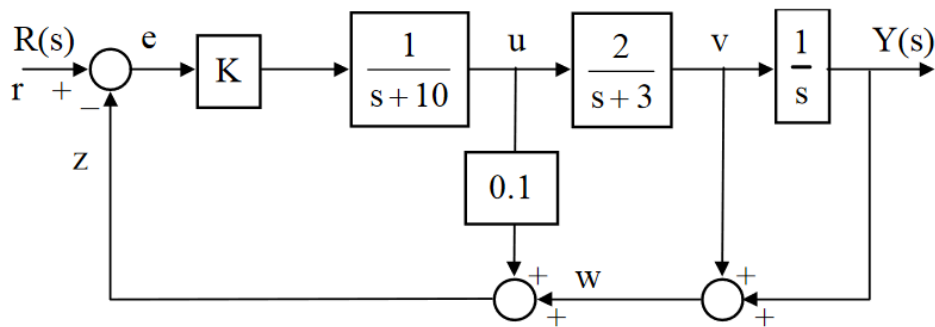
a) Completa la tabla de verdad de este circuito (**0.75 punto**).

b) Expresa la función de salida empleando la 1ª Forma Canónica (**0.5 puntos**).

c) Obtén la expresión reducida de la salida por el método de Karnaugh, para la 1ª FC (**0.75 puntos**).

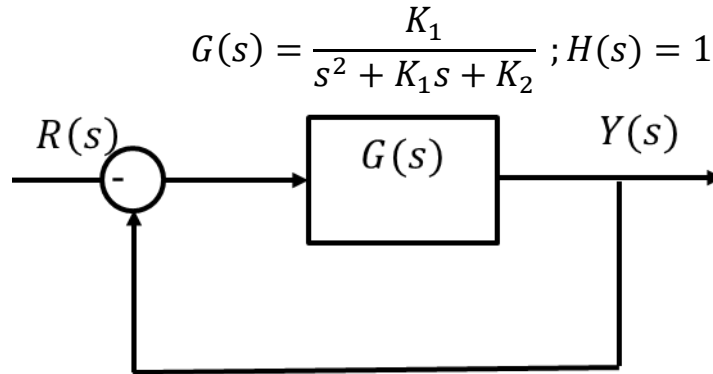
d) Implementa la salida utilizando puertas lógicas (**0.5 puntos**).

Problema 2 (2.25 puntos). Obtén la función de transferencia del siguiente diagrama de bloques, para $K=10$:



Problema 3 (2.75 puntos). El siguiente diagrama de bloques representa el sistema de control de una determinada planta. Calcula:

- La función de transferencia global del sistema $Y(s)/R(s)$. (0.5 puntos)
- Calcúlese K_1 y K_2 sabiendo que el sistema tiene dos polos simples en $s = 5$ y $s = -3$. (0.5 puntos)
- Calcula la respuesta del sistema, $y(t)$, para una entrada impulso. (1 puntos)
- Calcula la respuesta en estado estacionario para una entrada escalón. (0.75 puntos)



Problema 4 (2 puntos).

- Realiza las conversiones de los siguientes números en base 10 al sistema de numeración indicado: (1 punto)
 - 113_{10} a complemento a 2, con una anchura de 9 bits y 10 bits.
 - $147,625_{10}$ a binario puro.
 - -147_{10} a magnitud-signo y complemento a 2, con una anchura de 9 bits.
- Realiza las conversiones a base 10 de los siguientes números: (1 punto)
 - 1001101010 y 1001101010 en binario puro
 - 1011101001 y 0011101001 en magnitud y signo
 - 1001110111 y 0001110111 en complemento a 2

©2022 Autor Gonzalo Del Pozo Melero

Algunos derechos reservados

Este documento se distribuye bajo la licencia

“Atribución-Compartir Igual 4.0 Internacional” de Creative Commons,
disponible en <https://creativecommons.org/licenses/by-sa/4.0/deed.es>

Agradecimientos a los profesores Beatriz Romero, Belén Arredondo y Felipe Machado
por su contribución a este documento.

<http://hdl.handle.net/10115/19989>