

PROBLEMAS TECNOLOGÍA ELECTRÓNICA

Grado en Ingeniería Tecnologías Industriales (2023/2024)

©2023 Autoras Beatriz Romero y Belén Arredondo

Algunos derechos reservados

Este documento se distribuye bajo la licencia
“Atribución-Compartir Igual 4.0 Internacional” de Creative Commons,
disponible en <https://creativecommons.org/licenses/by-sa/4.0/deed.es>

Problemas

Tema 1. Amplificador Operacional.

Tema 2. Diodo y rectificación.

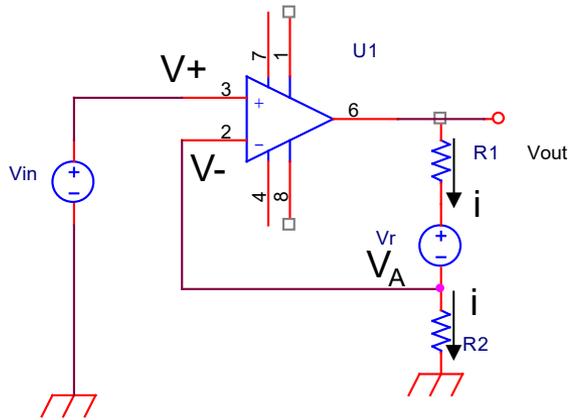
Tema 3. Transistor BJT y FET.

Tema 4. Amplificación con transistores.

Tema 5. Respuesta en frecuencia.

Tema 1. Amplificador Operacional (A.O.)

Problema 1. Hallar la función de transferencia del circuito (V_{out} vs. V_{in}).



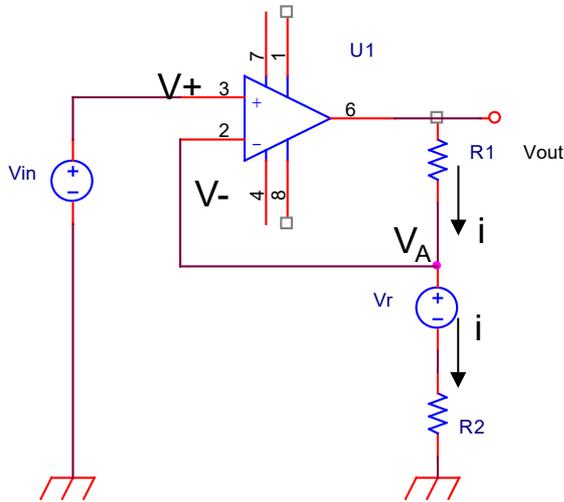
Teniendo en cuenta que no hay corrientes de entrada al AO y que el voltaje en las dos entradas es igual, aplicamos las leyes de Kirchhoff en la malla de entrada y en la de salida (llamamos i a la corriente que pasa por las resistencias).

$$V_+ = V_{in} \rightarrow V_- = V_{in} \rightarrow V_A = V_{in}$$

$$V_{in} = iR_2 \rightarrow i = \frac{V_{in}}{R_2}$$

$$V_{out} = V_{R2} + V_r + V_{R1} = iR_2 + V_r + iR_1 \rightarrow V_{out} = \frac{R_1 + R_2}{R_2} V_{in} + V_r$$

Problema 2. Hallar la función de transferencia del circuito (vout vs. vin).



El voltaje en las dos entradas (V_+ , V_-) es el mismo
 La corriente de entrada es nula

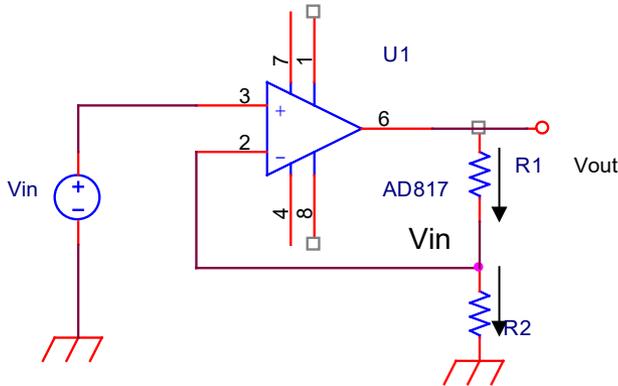
$$V_+ = V_{in} \rightarrow V_- = V_{in} \rightarrow V_A = V_{in}$$

$$V_{in} = V_r + iR_2 \rightarrow i = \frac{V_{in} - V_r}{R_2}$$

$$V_{out} = V_{R2} + V_r + V_{R1} = iR_2 + V_r + iR_1 \rightarrow V_{out} = \frac{V_{in} - V_r}{R_2} R_2 + V_r + \frac{V_{in} - V_r}{R_2} R_1$$

$$V_{out} = \frac{R_1 + R_2}{R_2} V_{in} + V_r \left(1 - \frac{R_1 + R_2}{R_2} \right) = \frac{R_1 + R_2}{R_2} V_{in} + V_r \left(\frac{R_1}{R_2} \right)$$

Problema 3. Hallar la función de transferencia del circuito (v_{out} vs. v_{in}).

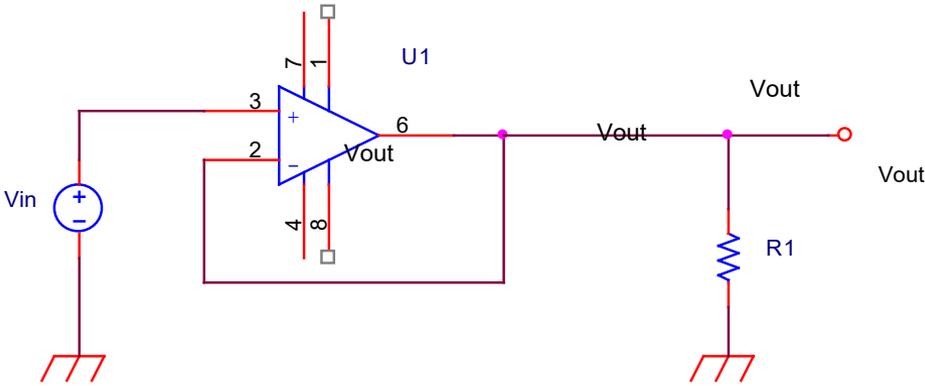


Llamando i a la corriente que circula por las resistencias:

$$v_+ = v_- \Rightarrow V_{in} = iR_2 \Rightarrow i = \frac{V_{in}}{R_2}$$

$$V_{out} = iR_1 + iR_2 \Rightarrow V_{out} = \frac{(R_1 + R_2)}{R_2} V_{in}$$

Problema 4 Suponiendo que el AO de la figura tiene una ganancia en lazo abierto $A=2 \cdot 10^5$ hallar v_{out} sabiendo que $v_{in} = 3V$. Hallar la corriente que pasa por R_1 si ésta vale $10\text{ k}\Omega$.



$$V_{out} = A(v_+ - v_-) = A(V_{in} - V_{out}) \Rightarrow V_{out}(1 + A) = AV_{in}$$

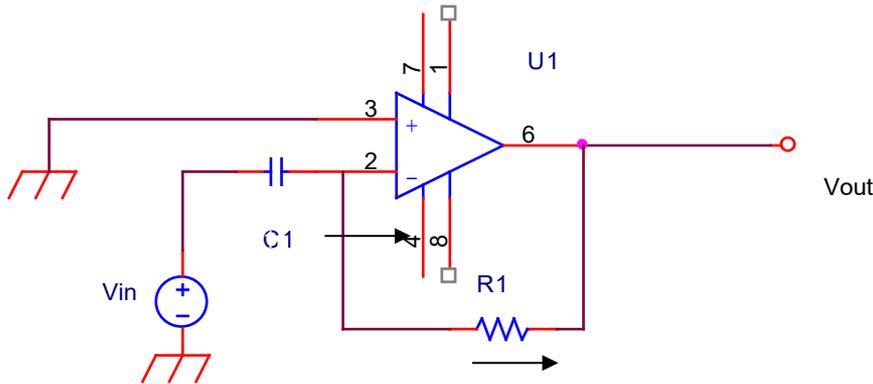
$$\Rightarrow V_{out} = \frac{A}{1 + A} V_{in}$$

$$V_{out} = \frac{2 \times 10^5}{1 + 2 \times 10^5} V_{in} \approx V_{in} = 3V$$

$$I = \frac{V_{out}}{R_1} = \frac{3V}{10\text{ k}\Omega} = 0.3\text{ mA}$$

0.999995

Problema 5. Hallar la función de transferencia del circuito de la figura (v_{out} vs. v_{in}).



$$v_+ = v_- = 0$$

$$i_c = i_{R1} \rightarrow \frac{V_{in} - 0}{Z_c} = \frac{0 - V_{out}}{R} \Rightarrow$$

$$\frac{V_{out}}{V_{in}} = -\frac{R}{Z_c} = -\frac{R}{\frac{1}{j\omega C}} = -j\omega RC$$

Otra forma más genérica de resolverlo

$$V_{out} = 0 - V_R = -iR = -RC \frac{dv_c}{dt}$$

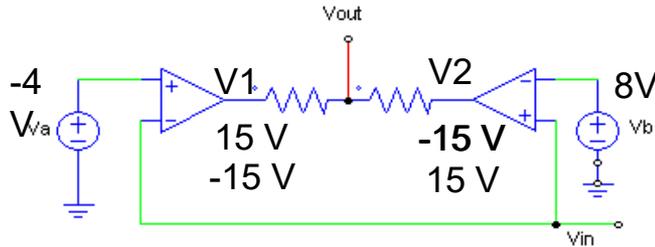
\uparrow
 $i_c = C \frac{dv_c}{dt}$

Circuito integrador

$$\begin{array}{l}
 v_c = V_{in} \\
 \downarrow \\
 \text{si } V_{in} = V_o e^{j\omega t} \rightarrow \frac{dv_c}{dt} = j\omega V_o e^{j\omega t} = j\omega V_{in}
 \end{array}$$

$$\frac{V_{out}}{V_{in}} = -\frac{RCj\omega V_{in}}{V_{in}} = -j\omega RC$$

Problema 6. El circuito de la figura es un detector de rango de voltaje. Hallar la función de transferencia del mismo si los voltajes de saturación son +15 V y -15 V. $V_a = -4$ V y $V_b = 8$ V.



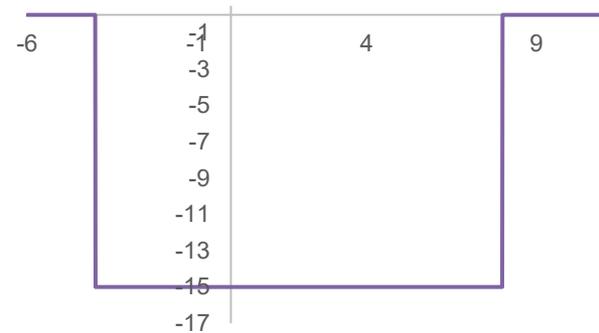
En este problema no hay realimentación negativa, por tanto los AO estarán saturados a ± 15 V:

$$\begin{aligned}
 \text{Si } V_+ > V_- &\rightarrow V_o = +V_{cc} (15V) \\
 \text{Si } V_+ < V_- &\rightarrow V_o = -V_{cc} (-15V)
 \end{aligned}$$

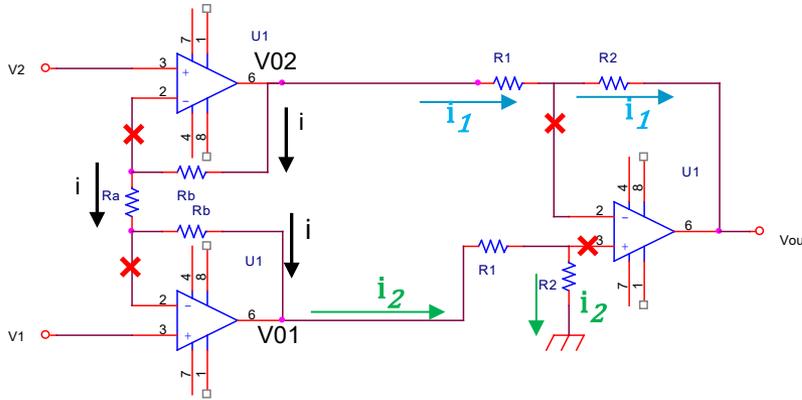
Estudiamos los diferentes casos:

- Si $V_{in} < -4$ V $\rightarrow V_1 = 15$ V y $V_2 = -15$ V $\rightarrow V_{out} = 0$ V
- Si $8 > V_{in} > -4$ V $\rightarrow V_1 = -15$ V y $V_2 = -15$ V $\rightarrow V_{out} = -15$ V
- Si $V_{in} > 8$ V $\rightarrow V_1 = -15$ V y $V_2 = 15$ V $\rightarrow V_{out} = 0$ V

La salida es diferente de cero cuando el valor del voltaje de entrada está entre -4 V y 8 V (las fuentes de referencia). El circuito es capaz de detectar este rango de voltaje.



Problema 7. El circuito de la figura es un amplificador de instrumentación. Hallar su función de transferencia.



i circula por R_b , por R_a y por R_b i .

i_1 circula desde la salida del 2º operacional, a la salida del 3er operacional.

i_2 circula desde la salida del AO1 hasta tierra.

Llamaremos v_{01} y v_{02} a las salidas de los AO1 y AO2.

Aplicando las leyes de Kirchhoff a la parte izquierda del circuito (formada por los AO1 y AO2) tenemos que:

$$i = \frac{v_{-2} - v_{-1}}{R_a} = \frac{v_2 - v_1}{R_a} \quad \text{Aplicando cortocircuito virtual (} v_+ = v_- \text{)}$$

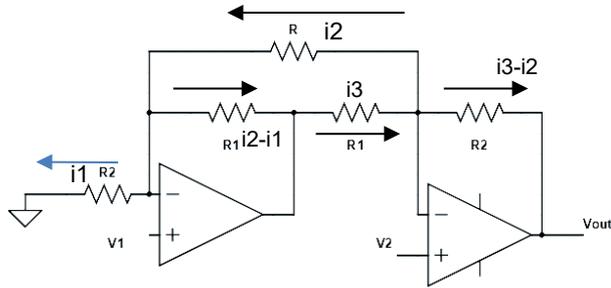
Como en los operacionales no entra corriente $\rightarrow i = \frac{V_{02} - V_{01}}{R_b + R_a + R_b} = \frac{V_{02} - V_{01}}{2R_b + R_a} \rightarrow \frac{V_{02} - V_{01}}{2R_b + R_a} = \frac{v_2 - v_1}{R_a} \rightarrow V_{02} - V_{01} = \frac{v_2 - v_1}{R_a} (2R_b + R_a)$

Si aplicamos las leyes de Kirchhoff a la parte derecha, y teniendo en cuenta que $v_+ = v_-$:

$$\left. \begin{aligned} i_1 &= \frac{V_{02} - V_{out}}{R_1 + R_2} \\ i_2 &= \frac{V_{01} - 0}{R_1 + R_2} \end{aligned} \right\} \begin{aligned} V_{02} - i_1 R_1 &= V_{01} - i_2 R_1 \rightarrow V_{02} - \frac{V_{02} - V_{out}}{R_1 + R_2} R_1 = V_{01} - \frac{V_{01}}{R_1 + R_2} R_1 \rightarrow (V_{02} - V_{01}) \left(1 - \frac{R_1}{R_1 + R_2} \right) = -V_{out} \frac{R_1}{R_1 + R_2} \rightarrow \\ \rightarrow V_{out} &= \frac{R_2}{R_1} (V_{01} - V_{02}) \end{aligned} \quad \text{Expresando } V_{out} \text{ en función de } v_1 \text{ y de } v_2, \text{ tenemos que:}$$

$$V_{out} = \frac{R_2}{R_1} (V_{01} - V_{02}) = \frac{R_2}{R_1} \frac{(R_a + 2R_b)}{R_a} (v_1 - v_2)$$

Problema 8. Hallar la función de transferencia del circuito inferior.



Llamaremos i_1 a la corriente que va desde v_1 del AO1 a tierra, i_2 a la corriente que circula por R , de derecha a izquierda, e i_3 a la corriente que circula entre la salida del AO1 y v_1 del AO2, atravesando R_1 .

Planteamos las siguientes ecuaciones:

$$i_1 = \frac{V_1}{R_2}$$

$$i_2 = \frac{V_2 - V_1}{R}$$

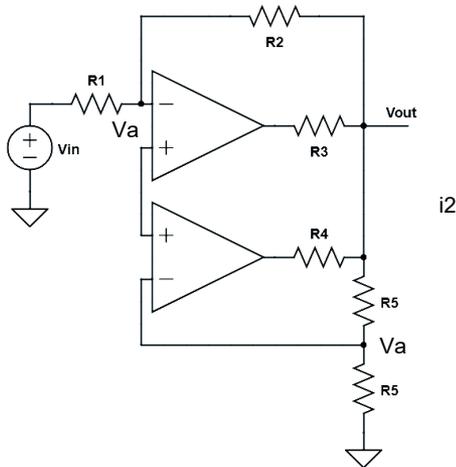
$$V_1 - V_2 = (i_2 - i_1)R_1 + i_3R_1 \rightarrow i_3 = \frac{V_1 - V_2}{R_1} - (i_2 - i_1)$$

$$v_{out} = V_2 - (i_3 - i_2)R_2 = V_2 - \left[\frac{V_1 - V_2}{R_1} - (i_2 - i_1) - i_2 \right] R_2 = V_2 - \left[\frac{V_1 - V_2}{R_1} - 2i_2 + i_1 \right] R_2$$

$$v_{out} = V_2 - \left[\frac{V_1 - V_2}{R_1} - 2 \frac{V_2 - V_1}{R} + \frac{V_1}{R_2} \right] R_2 = V_2 - V_1 + (V_2 - V_1) \left(\frac{R_2}{R_1} + \frac{2R_2}{R} \right)$$

$$v_{out} = (V_2 - V_1) \left(1 + \frac{R_2}{R_1} + \frac{2R_2}{R} \right)$$

Problema 9. Hallar la función de transferencia del circuito inferior.



Empezamos buscando una relación entre el voltaje de salida y el de entrada. El voltaje de salida también se puede expresar de la siguiente forma, en función de i_2 :

$$V_{in} - V_{out} = i_1(R_1 + R_2) \rightarrow i_1 = \frac{V_{in} - V_{out}}{R_1 + R_2}$$

$$V_{out} = 2i_2R_5 \rightarrow i_2 = \frac{V_{out}}{2R_5}$$

Vamos a utilizar un voltaje intermedio, V_a , por simplicidad. Este voltaje no es necesario pero nos ayuda a ver más clara la relación entre las corriente i_1 e i_2 .

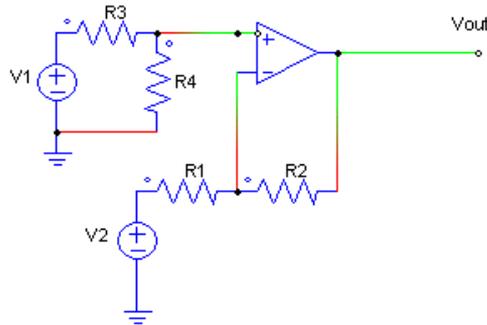
$$V_a = i_2R_5 \quad \left. \vphantom{V_a = i_2R_5} \right\} V_a = V_a$$

$$V_{in} - V_a = i_1R_1 \rightarrow V_a = V_{in} - i_1R_1$$

$$\begin{aligned} \frac{V_{out} R_5}{2 R_5} &= V_{in} - \frac{V_{in} - V_{out}}{R_1 + R_2} R_1 \rightarrow V_{out} \left(\frac{1}{2} - \frac{R_1}{R_1 + R_2} \right) \\ &= V_{in} \left(1 - \frac{R_1}{R_1 + R_2} \right) \end{aligned}$$

$$V_{out} \left(\frac{R_1 + R_2 - 2R_1}{2(R_1 + R_2)} \right) = V_{in} \left(\frac{R_1 + R_2 - R_1}{R_1 + R_2} \right) \rightarrow V_{out} = 2V_{in} \left(\frac{R_2}{R_2 - R_1} \right)$$

Problema 10. Hallar V_{out} en función de V_1 , V_2 , y las resistencias del circuito.



Llamando i a la corriente que circula por R_3 y R_4 e i' a la que circula por R_1 y R_2 , aplicando las leyes de Kirchoff tenemos que:

$$V_1 = R_3 i + R_4 i \rightarrow i = \frac{V_1}{R_3 + R_4}$$

$$v_+ = R_4 i = R_4 \frac{V_1}{R_3 + R_4}$$

$$V_2 = R_1 i_2 + R_2 i_2 + v_{out} \rightarrow i_2 = \frac{V_2 - v_{out}}{R_1 + R_2}$$

$$v_- = V_2 - R_1 i_2 = V_2 - R_1 \frac{V_2 - v_{out}}{R_1 + R_2} = \frac{V_2 R_2}{R_1 + R_2} + \frac{R_1 v_{out}}{R_1 + R_2}$$

Iguando v_+ con v_- tenemos que:

$$v_+ = v_- \rightarrow \frac{R_4 V_1}{R_3 + R_4} = \frac{V_2 R_2}{R_1 + R_2} + \frac{R_1 v_{out}}{R_1 + R_2} \rightarrow \frac{v_{out} R_1}{R_1 + R_2} = \frac{R_4 V_1}{R_3 + R_4} - \frac{V_2 R_2}{R_1 + R_2} \rightarrow v_{out} = V_1 \frac{R_4 (R_1 + R_2)}{(R_3 + R_4) R_1} - V_2 \frac{R_2}{R_1}$$

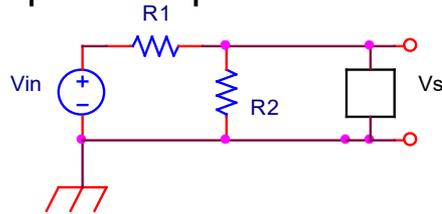
En el caso particular de que $R_3 = R_1$ y $R_4 = R_2$, tenemos

que:

$$\Rightarrow v_{out} = \frac{R_2}{R_1} (V_1 - V_2)$$

Tema 2. Diodo y rectificación

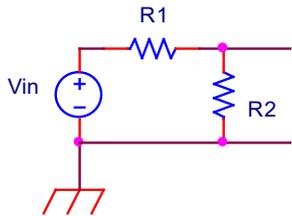
Problema 1. En la figura inferior hay un elemento no lineal cuya característica corriente-voltaje viene dado por la expresión:



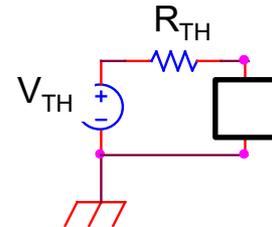
$$\begin{aligned}
 I_s &= A(v_s - v_t)^2 \text{ si } v_s > v_t \\
 I_s &= 0 \text{ si } v_s < v_t
 \end{aligned}$$

Calcular el voltaje que cae en dicho dispositivo si $A=1$, $v_t=0$, $V_{in}=12\text{ V}$ y $R_1=1\text{ k}\Omega$ y $R_2=1\text{ k}\Omega$

Empezamos calculando el equivalente de Thévenin entre los bornes del elemento no lineal:



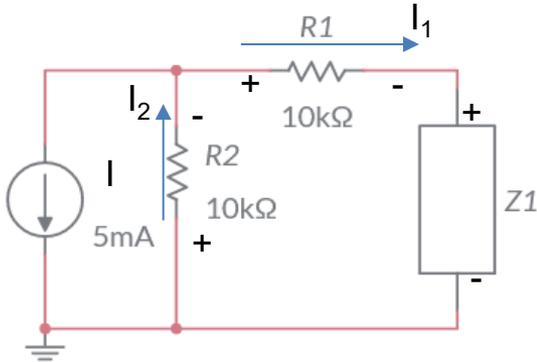
$$\begin{aligned}
 V_{Th} &= \frac{V_{in} R_2}{R_1 + R_2} = 6V \\
 R_{Th} &= \frac{R_1 R_2}{R_1 + R_2} = 0,5k\Omega
 \end{aligned}$$



Aplicando Kirchhoff nos queda:

$$\begin{aligned}
 V_{Th} &= R_{Th} i_s + v_s \\
 V_{Th} &= R_{Th} A(v_s - v_t)^2 + v_s \rightarrow v_s = \frac{-1 \pm \sqrt{1^2 - 4 \times 0.5 \times (-6)}}{2 \times 0.5} = -1 \pm 3.6 = 2.6 \rightarrow I_s = A(v_s - v_t)^2 = (2.6)^2 = 6.76 A
 \end{aligned}$$

Problema 2. Encontrar la recta de carga presentada al elemento desconocido por el circuito resistivo de la figura. $I = 5 \text{ mA}$, $R_1 = R_2 = 10 \text{ k}\Omega$.

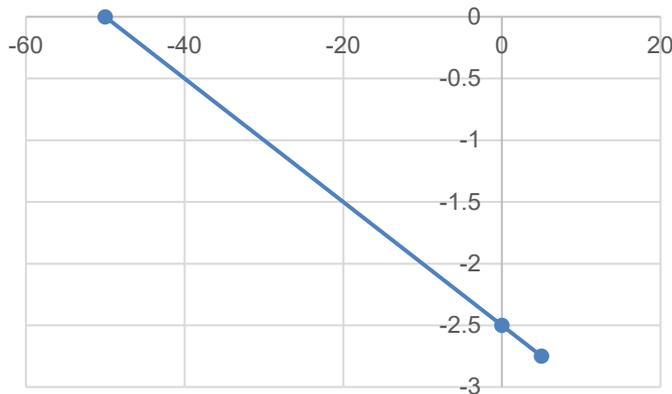


$$I + I_1 = I_2$$

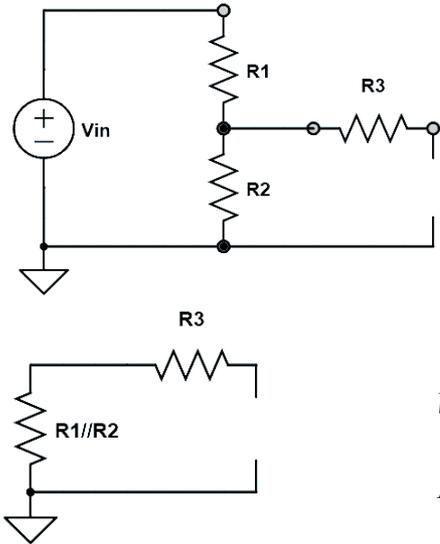
$$V_{R2} + V_{R1} + V_x = 0 \rightarrow R_2(I + I_1) + R_1 I_1 + V_x = 0$$

$$10(5 + I_1) + 10I_1 + V_x = 0 \rightarrow I_1 = \frac{-V_x - 50}{20} = -\frac{V_x}{20} - 2.5$$

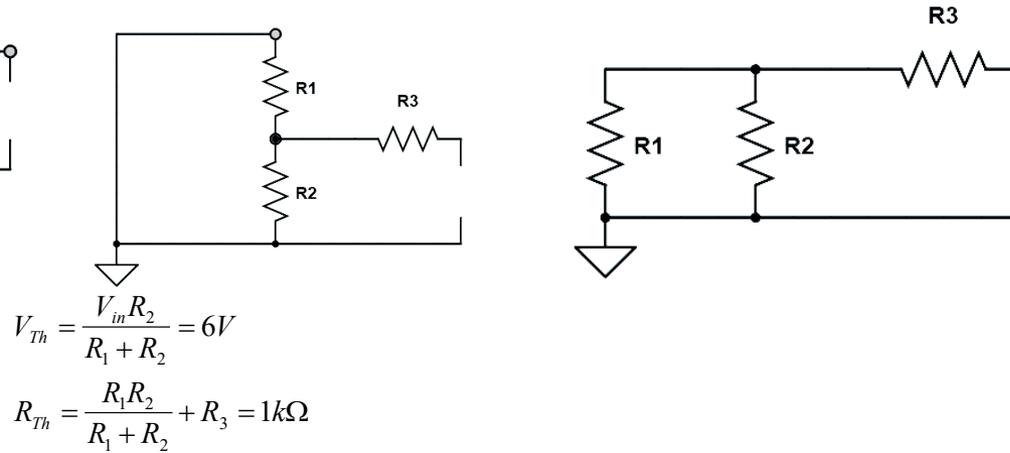
La recta de carga tiene pendiente $-1/20 = -0,05$ y ordenada en el origen $-2,5$



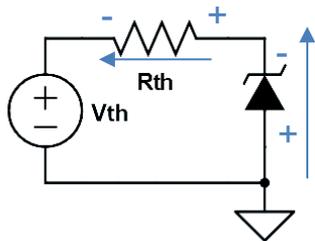
Problema 3 Si el diodo Zéner de la figura tiene un voltaje de activación de **0,7 V** y un voltaje de ruptura de **3 V** hallar su punto de trabajo ($v_{in} = 12\text{ V}$, $R_1 = 1\text{ k}\Omega$, $R_2 = 1\text{ k}\Omega$ y $R_3 = 0.5\text{ k}\Omega$)



Empezamos haciendo un equivalente de Thévenin de toda la parte lineal del circuito (V_{in} , R_1 , R_2 y R_3).



Con el circuito equivalente de Thévenin, planeamos la ecuación de de Kirchoff para obtener la recta de carga: (llamamos v_d al voltaje que cae en el diodo e i_d a la corriente que lo atraviesa)



$$V_{Th} + V_{R_{TH}} + V_d = 0$$

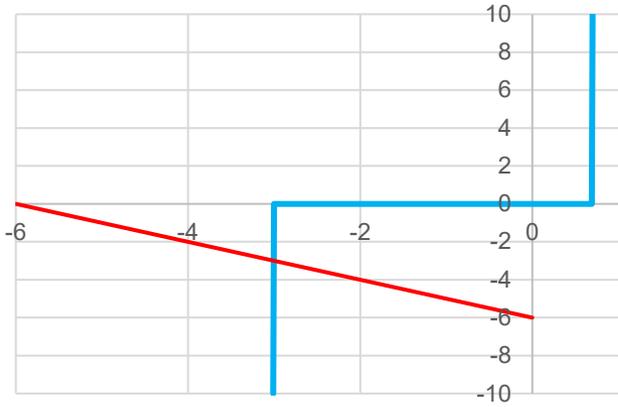
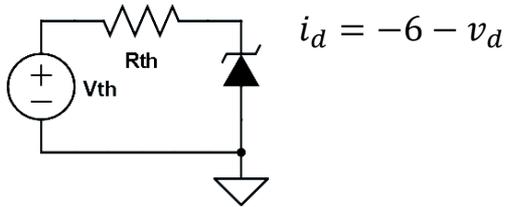
$$6 + i_d R_{Th} + V_d = 0$$

$$i_d = -6 - v_d$$

Resolvemos mediante el método gráfico. Representaremos en una misma gráfica la característica i-v del diodo Zener (usando el modelo sencillo) y la recta de carga (en rojo).

La recta de carga es una recta de pendiente -1 y ordenada en el origen -6.

Puntos de corte con los ejes: $v_d=0 \rightarrow i_d=-6 \text{ mA}$
 $i_d=0 \rightarrow v_d=-6 \text{ V}$



En el gráfico se observan las dos características y el punto de corte que está en Q: $v_d = -3 \text{ V}$, $i_d = -3 \text{ mA}$

Resolución numérica. Si el diodo Zener conduce en directa, $V_d=0.7 \text{ V}$, si conduce en inversa $V_d=-3 \text{ V}$.

Suponemos inversa:

$$i_d = -6 - v_d = -6 - (-3) = -3 \text{ mA}$$

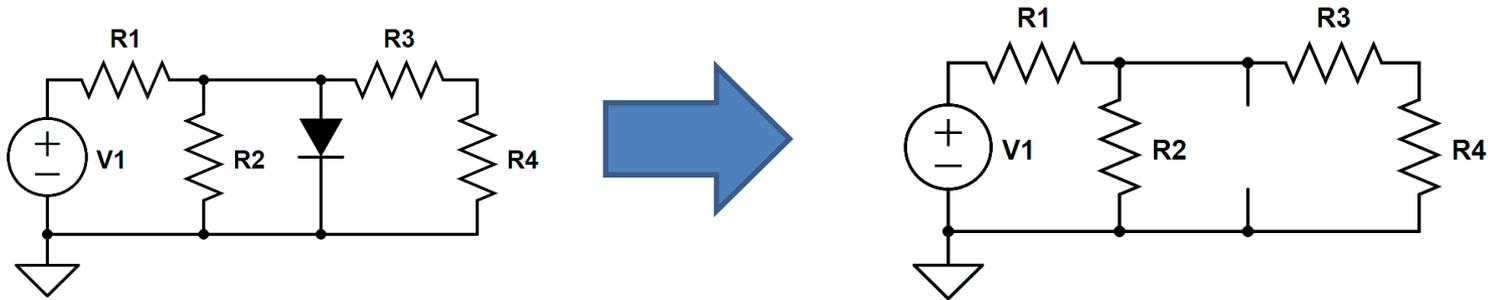
Como la corriente obtenida $i_d < 0$, la suposición era correcta. $Q_d = (-3 \text{ V}, -3 \text{ mA})$.

Si hubiéramos supuesto directa:

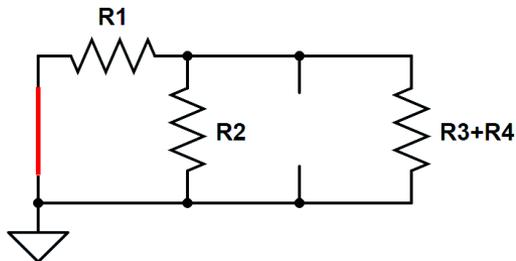
$$i_d = -6 - v_d = -6 - (0.7) = -6.7 \text{ mA} < 0 \rightarrow \text{incorrecto}$$

¿Si $V_{in}=4 \text{ V}$?

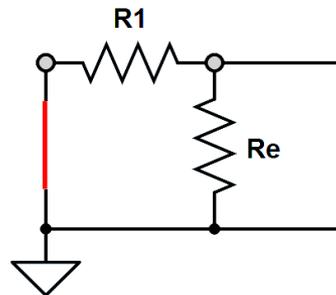
Problema 4 Encontrar el punto de operación del diodo de la figura. ($V_{in} = 12\text{ V}$, $R_1 = 10\text{ k}\Omega$, $R_2 = 5\text{ k}\Omega$, $R_3 = 100\text{ k}\Omega$ y $R_4 = 50\text{ k}\Omega$)

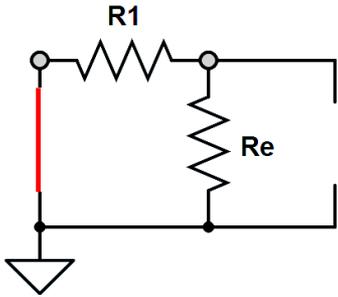


Calculamos R_{th} : anulamos V_1



R_3 y R_4 están en serie y a su vez en paralelo con R_2 .
 Llamaremos R_e a esta resistencia equivalente ($R_2 \parallel (R_3 + R_4)$).



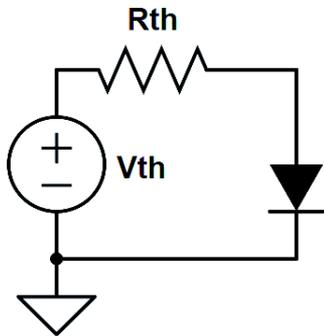


Aquí la resistencia total será el paralelo de R1 con Re.

$$R_e = R_2 // (R_3 + R_4) = 5 // 150 = \frac{5 * 150}{5 + 150} = 4.84 \text{ k}\Omega$$

$$R_{th} = R_1 // R_e = \frac{10 * 4.84}{10 + 4.84} = 3.27 \text{ k}\Omega$$

$$V_{th} = \frac{V_{in} R_e}{R_1 + R_e} = 12 \frac{4.84}{14.84} = 3.91 \text{ V}$$



¿Conducirá el diodo? $V_{th} > 0.7\text{V} \rightarrow$ Suponemos que sí:

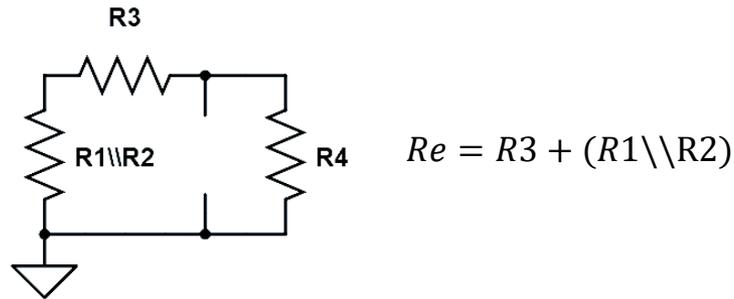
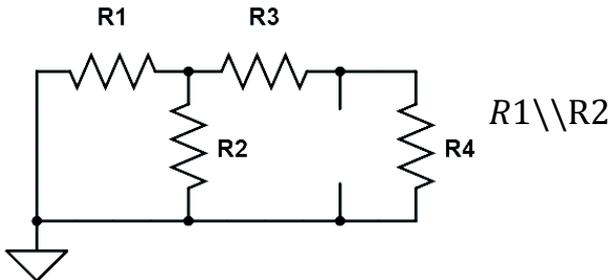
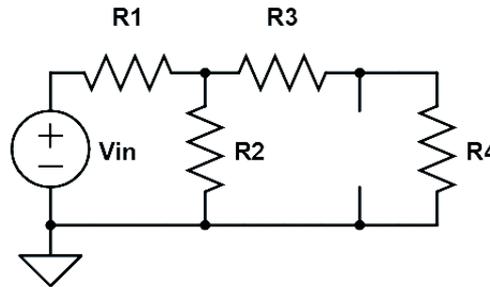
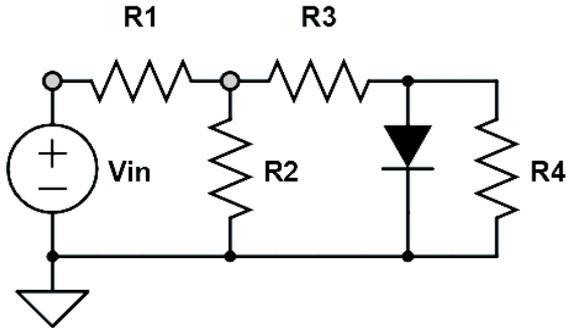
$$V_{th} - V_{Rth} - V_d = 0 = 3.91 - i * 3.27 - V_d = 0$$

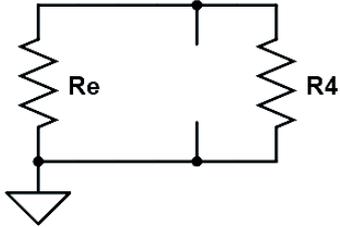
$$3.91 - i * 3.27 - 0.7 = 0 \rightarrow i = \frac{3.91 - 0.7}{3.27} = 0.982 \text{ mA}$$

$i > 0 \rightarrow$ Estábamos en lo correcto.

Punto de operación del diodo es $Q=(V_d=0.7 \text{ V}, i_d=0.982 \text{ mA})$.

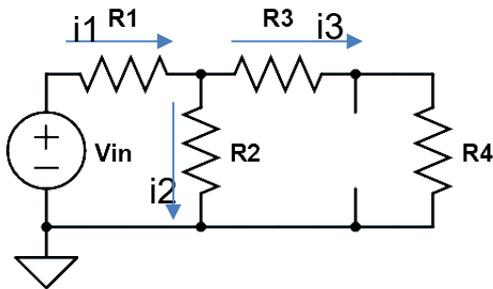
Problema 5. Encontrar el punto de operación del diodo de la figura. ($v_{in} = 12\text{ V}$, $R_1 = 10\text{ k}\Omega$, $R_2 = 5\text{ k}\Omega$, $R_3 = 100\text{ k}\Omega$, y $R_4 = 50\text{ k}\Omega$)





$$R_{th} = R_e \parallel R_4$$

$$R_{th} = R_4 \parallel [R_3 + (R_1 \parallel R_2)] = 50 \parallel \left[100 + \frac{10 \cdot 5}{10 + 5} \right] = \frac{50 \cdot 103.33}{50 + 103.33} = 33.7 \text{ k}\Omega$$



$$V_{in} = R_1 i_1 + R_2 i_2 = R_1 i_1 + R_2 (i_1 - i_3)$$

$$R_2 i_2 = R_3 i_3 + R_4 i_3 = R_2 (i_1 - i_3) = (R_3 + R_4) i_3$$

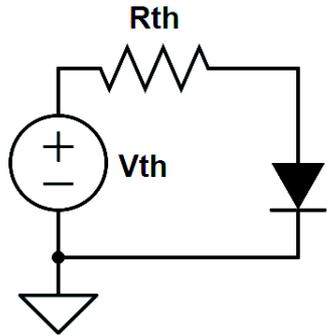
$$V_{th} = R_4 i_3$$

$$12 = 10 i_1 + 5 (i_1 - i_3) = 15 i_1 - 5 i_3$$

$$5 (i_1 - i_3) = 150 i_3 \rightarrow i_1 = 155/5 i_3 = 31 i_3$$

$$12 = 15 \cdot 31 i_3 - 5 i_3 \rightarrow i_3 = \frac{12}{460} = 0.0261 \text{ mA}$$

$$V_{th} = R_4 i_3 = 50 \cdot 0.0261 = 1.3 \text{ V}$$



¿Conducirá el diodo? $V_{th} > 0.7V \rightarrow$ Suponemos que sí:

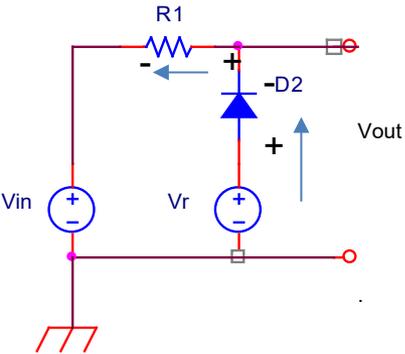
$$V_{th} - V_{Rth} - V_d = 0 = 1.3 - i * 33.69 - V_d = 0$$

$$1.3 - i * 33.69 - 0.7 = 0 \rightarrow i = \frac{1.3 - 0.7}{33.69} = 0.0178 \text{ mA}$$

$i > 0 \rightarrow$ Estábamos en lo correcto.

Punto de operación del diodo es $Q=(V_d=0.7 \text{ V}, i_d= 0.0178 \text{ mA})$.

Problema 6. Hallar la función de transferencia del circuito y dibujar v_{out} vs v_{in} ($R_1 = 10 \text{ k}\Omega$ y $V_r = 3\text{V}$, el voltaje de activación del diodo es $0,7 \text{ V}$).



Una sola malla \rightarrow no hacemos Thévenin.
 Comprobamos los distintos casos en función de V_{in} .

a) Diodo está en zona de conducción \rightarrow la corriente atraviesa R_1 de derecha a izquierda.

$$V_{in} + R_1 i + v_d - V_r = 0$$

Si el diodo está en ON, el voltaje en él es $0,7 \text{ V}$ aproximadamente:

$$V_{out} = V_r - V_d = 3 - 0.7 = 2.3 \text{ V}$$

Condición para diodo en On $\rightarrow i > 0$

$$i = \frac{V_r - v_d - V_{in}}{R_1} = \frac{3 - 0,7 - V_{in}}{10} = \frac{2,3 - V_{in}}{10}$$

$$i \geq 0 \Rightarrow 2,3 - V_{in} \geq 0 \Rightarrow 2,3 \geq V_{in}$$

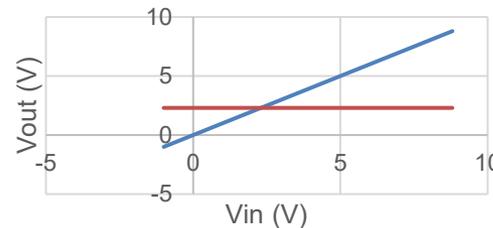
b) Si $V_{in} > 2,3$ el diodo estará en OFF.

Cuando el diodo no conduce no hay corriente por el circuito, no hay caída de tensión en la resistencia y el voltaje en un borne (V_{out}) es igual al voltaje en el otro borne (V_{in}).

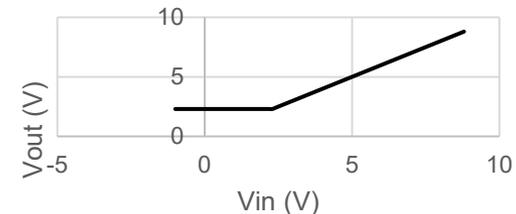
En resumen:

$$V_{out} = V_{in} \text{ si } V_{in} \geq 2,3\text{V}$$

$$V_{out} = 2,3\text{V} \text{ si } V_{in} \leq 2,3\text{V}$$

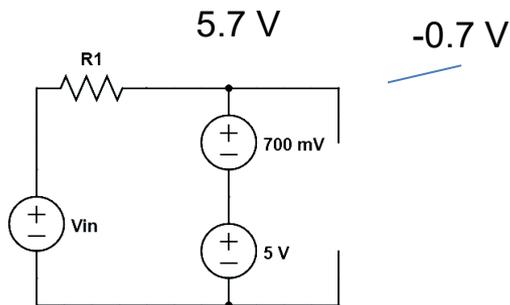
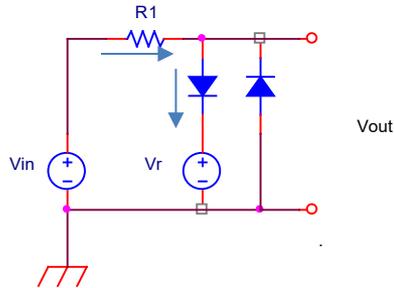


— Vout1 — Vout2



— Vout

Problema 7 Hallar la función de transferencia del circuito y dibujar v_{out} vs v_{in} ($R_1 = 10 \text{ k}\Omega$ y $V_r = 5\text{V}$, el voltaje de activación de los diodos es $0,7 \text{ V}$).



¿Cuándo están en ON y en OFF?

En este caso, si conduce uno de ellos el otro no puede conducir.

Se darán 3 casos:

- D1 en ON y D2 en OFF.
- D2 en ON y D1 en OFF.
- D1 OFF D2 en OFF

- Si la corriente i que atraviesa R_1 circula de izda. a dcha.

El diodo que conduce es D1, mientras D2 estará en OFF. Aplicando Kirchhoff en la malla:

$$V_{in} = R_1 i + v_d + V_r$$

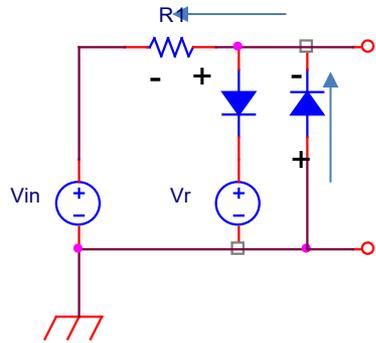
$$V_{in} = 10i + 0,7 + 5$$

$$\Rightarrow i = \frac{V_{in} - 5,7}{10}$$

Imponiendo esta condición nos queda que $V_{in} > 5,7 \text{ V}$.

En este caso el voltaje de salida viene dado por:

$$V_{out} = V_d + V_r = 0,7 + 5 = 5,7\text{V}$$



Vout

b) Corriente i de dcha a izda, el diodo 1 está en OFF y el diodo 2 está en ON. La ecuación de la malla en este caso nos queda:

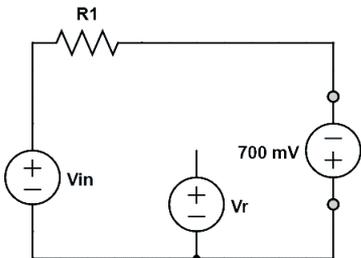
$$V_{in} + R_1 i + v_d = 0$$

$$i = \frac{-V_{in} - 0.7}{10}$$

Corriente es positiva $\rightarrow V_{in} < -0,7 V$.

En este caso el voltaje de salida viene dado por:

$$V_{out} = -V_d = -0,7V$$



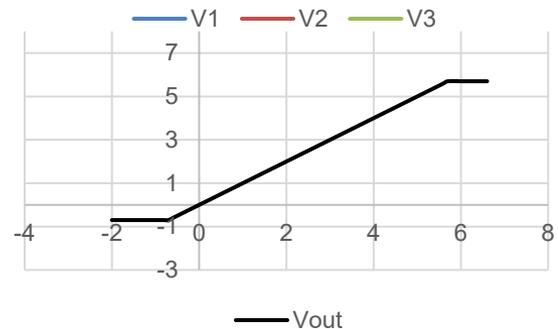
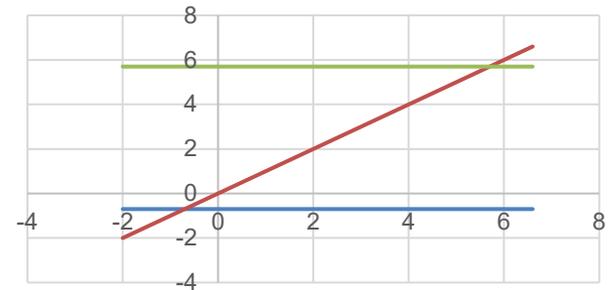
c) Para valores de V_{in} entre $-0,7 V$ y $5,7 V$ tendremos a los dos diodos en OFF, la corriente que circula por R_1 será nula y por tanto $V_{out} = V_{in}$.

En resumen, el voltaje de salida es:

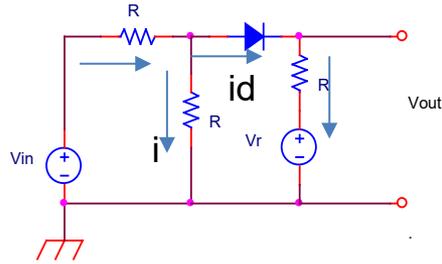
$$V_{out} = -0,7V \text{ si } V_{in} \leq -0,7V$$

$$V_{out} = V_{in} \text{ si } -0,7V \leq V_{in} \leq 5,7V$$

$$V_{out} = 5,7V \text{ si } V_{in} \geq 5,7V$$



Problema 8 Hallar la función de transferencia del circuito y dibujar v_{out} vs v_{in} . El voltaje de activación es 0,7 V y la fuente de referencia es 3 V.



Condición que ha de cumplir V_{in} para que el diodo conduzca:

Diodo está en ON \rightarrow la corriente que genera la fuente circula por R de izda a derecha.

Aplicando las leyes de las mallas tenemos que:

$$V_{in} = R(i + i_d) + Ri$$

$$Ri = v_d + Ri_d + V_r$$

Metiendo los datos del problema tenemos que:

$$V_{in} = 2Ri + Ri_d \Rightarrow V_{in} = 2R\left(\frac{3,7}{R} + i_d\right) + Ri_d = 7,4 + 3Ri_d \Rightarrow i_d = \frac{V_{in} - 7,4}{3R}$$

$$Ri = 0,7 + Ri_d + 3 = 3,7 + Ri_d \Rightarrow i = \frac{3,7}{R} + i_d$$

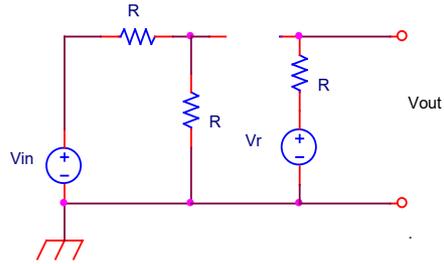
Para que $i_d > 0 \rightarrow V_{in} > 7,4$ V. Ambas corrientes quedan positivas.

En este caso V_{out} viene dado por:

$$V_{out} = Ri_d + V_r = R\left(\frac{V_{in} - 7,4}{3R}\right) + 3 = \frac{V_{in}}{3} - \frac{7,4}{3} + 3$$

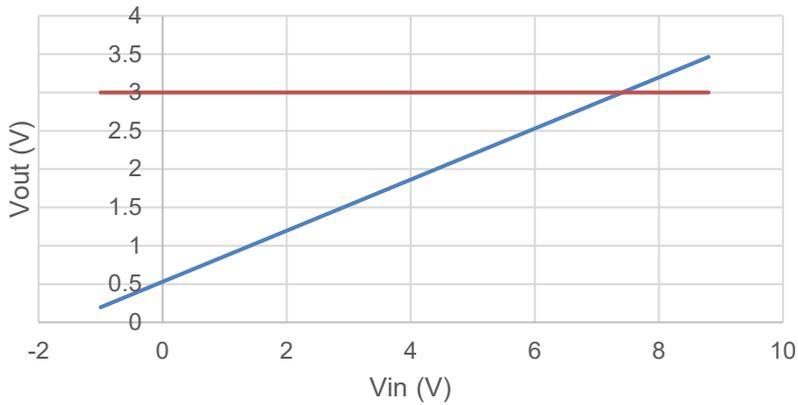
$$V_{out} = \frac{V_{in}}{3} + 0,53$$

Si V_{in} no supera el valor 7,4 V el diodo estará en OFF y por tanto $V_{out} = R_i + V_r = V_r = 3$ V.
 En resumen tenemos:

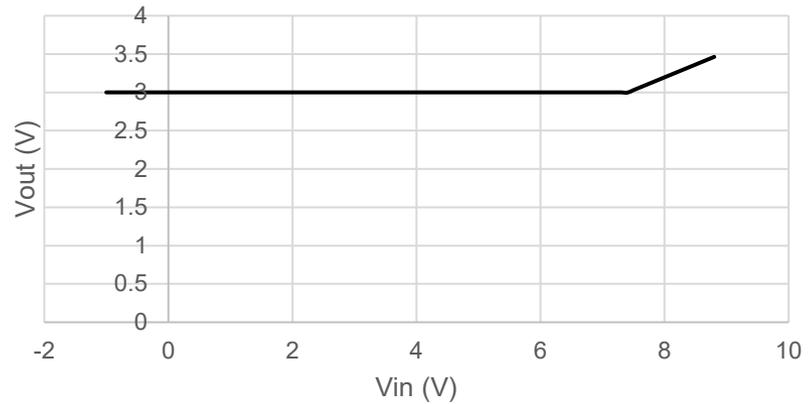


$$V_{out} = \frac{V_{in}}{3} + 0,53 \quad \text{si } V_{in} > 7,4V$$

$$V_{out} = 3 \quad \text{si } V_{in} < 7,4V$$



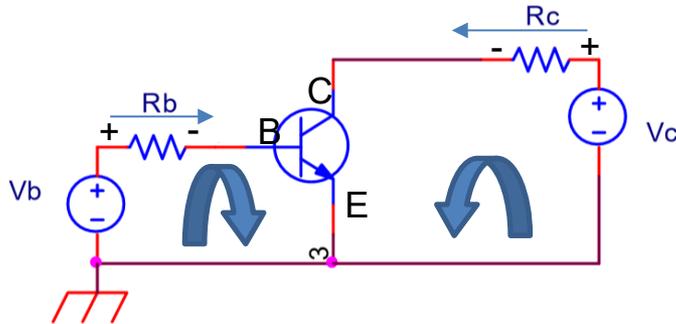
— $V_{out} = V_{in}/3 + 0.53$ — $V_{out} = 3$



— V_{out}

Tema 3.1. Transistores BJT

Problema 1. Hallar el punto de operación del transistor de la figura ($V_f = 0,7V$ y $\beta = 100$).
 $R_b = 100\text{ k}\Omega$, $R_c = 1\text{ k}\Omega$, $V_b = 5V$, $V_c = 10V$



$$V_b = V_{RB} + V_{BE} = i_b * R_b + V_{BE} \quad V_b > V_f = 0.7\text{ V.}$$

$$V_c = V_{RC} + V_{CE} = i_c * R_c + V_{CE} \quad \text{Suponemos región activa.}$$

$$V_b = i_b * R_b - 0.7 \rightarrow i_b = \frac{5 - 0.7}{100} = 0.043\text{ mA} = 43\text{ }\mu\text{A}$$

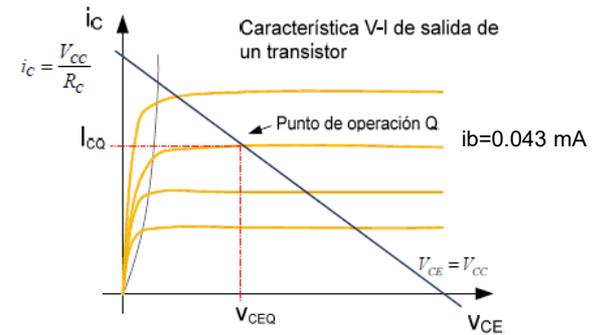
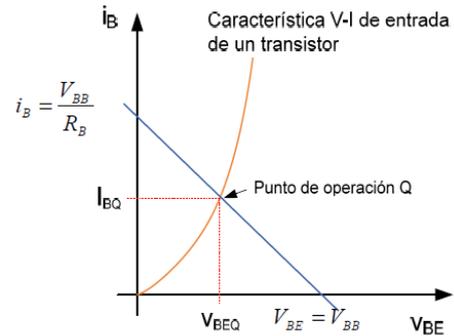
$$i_c = i_b \beta = 0.043 * 100 = 4.3\text{ mA}$$

$$V_c = i_c * R_c + V_{CE} \rightarrow V_{CE} = V_c - i_c * R_c = 10 - 4.3 * 1 = 5.7\text{ V}$$

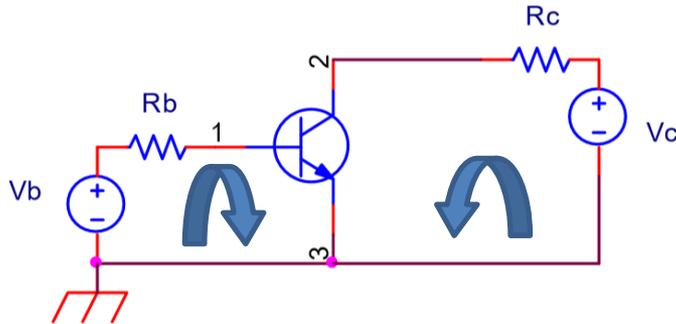
$V_{CE} > V_{SAT} (=0-0.2\text{ V}) \rightarrow$ El transistor está en la zona de funcionamiento activa.
 El punto de funcionamiento es:

$$(V_{BE}, i_b) = (0.7\text{ V}, 0.043\text{ mA})$$

$$(V_{CE}, i_c) = (5.7\text{ V}, 4.3\text{ mA})$$



Problema 2. Hallar el punto de operación del transistor del problema 1 si $V_b = 15V$.



$$V_b = V_{RB} + V_{BE} = i_b * R_b + V_{BE} \quad V_b > V_f = 0.7 V.$$

$$V_c = V_{RC} + V_{CE} = i_c * R_c + V_{CE} \quad \text{Suponemos región activa.}$$

$$V_b = i_b * R_b + 0.7 \rightarrow i_b = \frac{15 - 0.7}{100} = 0.143 \text{ mA} = 143 \mu A$$

$$i_c = i_b \beta = 0.143 * 100 = 14.3 \text{ mA}$$

$$V_c = i_c * R_c + V_{CE} \rightarrow V_{CE} = V_c - i_c * R_c = 10 - 14.3 * 1 = -4.3 V$$

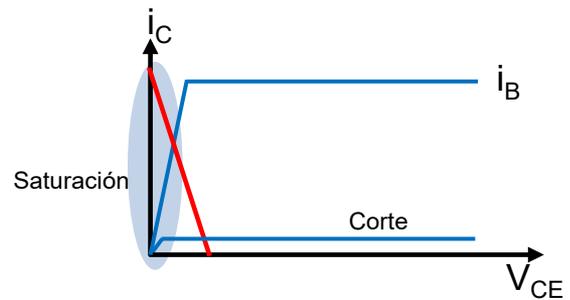
$V_{CE} < V_{SAT} (=0-0.2 V) \rightarrow$ El transistor está en la zona de saturación.
 Replanteamos el problema $V_{CE} = V_{SAT} = 0.2V$.

$$V_c = i_c * R_c + V_{CE} \rightarrow i_c = \frac{V_c - V_{CE}}{R_c} = \frac{10 - 0.2}{1} = 9.8 \text{ mA}$$

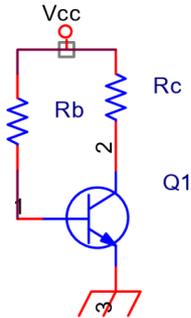
Punto de Operación

$$(V_{BE}, i_b) = (0.7 V, 0.143 \text{ mA})$$

$$(V_{CE} = V_{sat}, i_{c_{sat}}) = (0.2 V, 9.8 \text{ mA})$$



Problema 3. Calcular R_b y R_c para que el transistor de la figura opere en el pto. Q definido por $i_c = 1\text{mA}$, $i_b = 10\mu\text{A}$ y $V_{CE} = 7\text{V}$. Sea $V_{CC} = 10\text{V}$ y $V_{BE} = 0,7\text{V}$

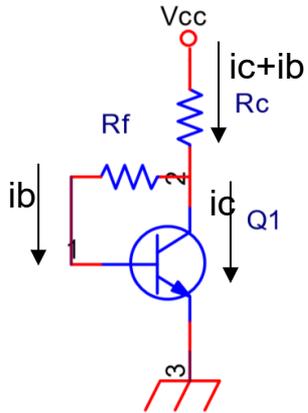


$V_{CC} > V_f = 0.7\text{ V}$ y $V_{CE} > V_{SAT} \rightarrow$ Estará en activa

$$V_{CC} = V_{RB} + V_{BE} = i_b * R_b + V_{BE} \rightarrow R_b = \frac{V_{CC} - V_{BE}}{i_b} = \frac{10 - 0.7}{0.01} = \frac{9.3}{0.01} = 930\text{ k}\Omega$$

$$V_{CC} = V_{RC} + V_{CE} = i_c * R_c + V_{CE} \rightarrow R_c = \frac{V_{CC} - V_{CE}}{i_c} = \frac{10 - 7}{1} = 3\text{ k}\Omega$$

Problema 4. Calcular R_f y R_c para que el transistor de la figura opere en el pto. Q definido por $V_{CE} = 5V$ e $i_c = 5mA$. Datos $V_{CC} = 9V$ y $\beta = 99$.



$V_{CC} > V_f = 0.7V$ y $V_{CE} > V_{SAT} \rightarrow$ Estará en activa

$$V_{CC} = V_{Rc} + V_{Rf} + V_{BE} = (i_c + i_b) * R_c + i_b * R_f + V_{BE}$$

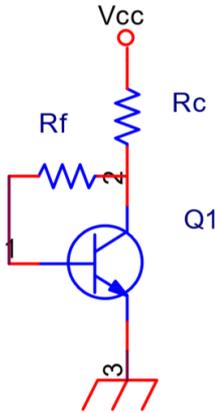
$$V_{CC} = V_{Rc} + V_{CE} = (i_c + i_b) * R_c + V_{CE} \xrightarrow{i_c = \beta i_b} V_{CC} = (i_c + i_c/99)R_c + V_{CE} \rightarrow R_c = \frac{V_{CC} - V_{CE}}{i_c 100/99}$$

$$\rightarrow R_c = \frac{9 - 5}{1.01 i_c} = \frac{4}{5.05} = 0.792 \text{ k}\Omega = 792 \Omega$$

$$V_{CC} = V_{Rc} + V_{Rf} + V_{BE} = (i_c + i_b) * R_c + i_b * R_f + V_{BE} \xrightarrow{i_c = \beta i_b} V_{CC} = \left(i_c + \frac{i_c}{99} \right) R_c + i_c/99 * R_f + V_{BE}$$

$$9 = \frac{100}{99} i_c R_c + \frac{i_c R_f}{99} + 0.7 \rightarrow R_f = \frac{9 - 0.7 - 1.01 * 5 * 0.792}{\frac{5}{99}} = \frac{4.30}{0.5050} = 85.15 \text{ k}\Omega$$

Problema 5. Calcular el pto. de operación del transistor del problema anterior si $\beta = 99$, $V_{CC} = 10V$, $R_C = 2,7k\Omega$ $R_f = 180k\Omega$.



$V_{CC} > V_f = 0.7 V$ y Suponemos que estará en activa

$$V_{CC} = V_{R_C} + V_{R_f} + V_{BE} = (i_C + i_B) * R_C + i_B * R_f + V_{BE} \xrightarrow{i_C = \beta i_B} 10 = (99i_B + i_B)R_C + i_B R_f + V_{BE} \rightarrow$$

$$\rightarrow 10 - 0.7 = (100R_C + R_f)i_B \rightarrow i_B = \frac{10 - 0.7}{270 + 180} = 0.02067 \text{ mA} = 20.67 \mu\text{A}$$

$$V_{CC} = V_{R_C} + V_{CE} = (i_C + i_B) * R_C + V_{CE} \xrightarrow{i_C = \beta i_B} V_{CC} = (99i_B + i_B)R_C + V_{CE} \rightarrow V_{CE} = V_{CC} - 100i_B R_C$$

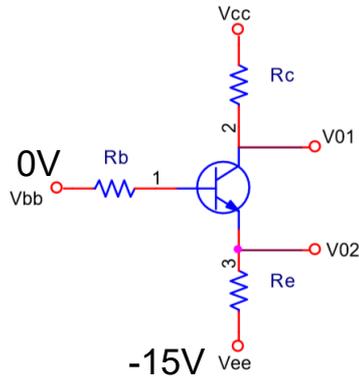
$$\rightarrow V_{CE} = 10 - 100 * 0.02067 * 2.7 = 4.42 V$$

$V_{CE} > V_{SAT} (=0.2 V) \rightarrow$ El transistor está en la zona de funcionamiento activa.
 Punto de Operación

$$(V_{BE}, i_B) = (0.7 V, 20.67 \mu\text{A})$$

$$(V_{CE}, i_C) = (4.42 V, 2.046 \text{ mA})$$

Problema 6. Calcular V_{01} y V_{02} si $\beta = 100$, $V_{bb} = 0$ V, $V_{cc} = 15$ V, $V_{ee} = -15$ V, $R_c = 0,5$ k Ω , $R_e = 1$ k Ω , $R_b = 44$ k Ω .



$V_{ee} = -15V \rightarrow V_{bb} - V_{ee} > 0.7$ V \rightarrow Suponemos que está en activa

$$V_{bb} - V_{RB} - V_{BE} - V_{Re} = V_{ee} \rightarrow V_{bb} - i_b * R_b - V_{BE} - i_e * R_e - V_{ee} = 0$$

$$i_e = i_b + i_c = i_b + \beta i_b = (\beta + 1) i_b$$

$$0 - i_b * 44 - 0.7 - i_e * 1 - V_{ee} = 0 \xrightarrow{i_e = (\beta + 1) i_b} - i_b * 44 - 0.7 - (\beta + 1) i_b * 1 - (-15) = 0$$

$$i_b = \frac{15 - 0.7}{44 + 101} = 0.0986 \text{ mA} = 98.6 \mu\text{A}$$

$$i_c = 100 i_b = 9.86 \text{ mA}$$

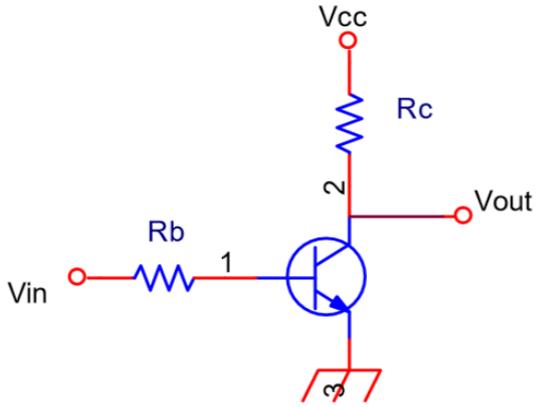
$$i_e = 101 i_b = 9.96 \text{ mA}$$

$$V_{CC} = V_{RC} + V_{CE} + V_{Re} + V_{ee} \rightarrow V_{CE} = 15 - i_c * 0.5 - i_e * 1 - (-15) = 15.14 \text{ V} > V_{sat} \rightarrow \text{Activa}$$

$$V_{02} = V_{ee} + V_{Re} = -15 + i_e * R_e = -15 + 9.96 * 1 = -5.04 \text{ V}$$

$$V_{01} = V_{CC} - V_{RC} = 15 - i_c * R_c = 15 - 9.86 * 0.5 = 10.07 \text{ V}$$

Problema 7. Calcular la característica de transferencia del circuito de la figura. Datos $V_{cc} = 10V$, $V_f = 0,6 V$ y $\beta = 100$, $R_c = 1 k\Omega$ y $R_b = 20 k\Omega$.



Si $V_{in} > V_t \rightarrow$ Activa: $V_{in} - i_b * R_b - V_{be} = 0 \rightarrow i_b = \frac{V_{in} - V_{be}}{R_b} = \frac{V_{in}}{20} - 0.03$
 $V_{be} = 0.6V \rightarrow$

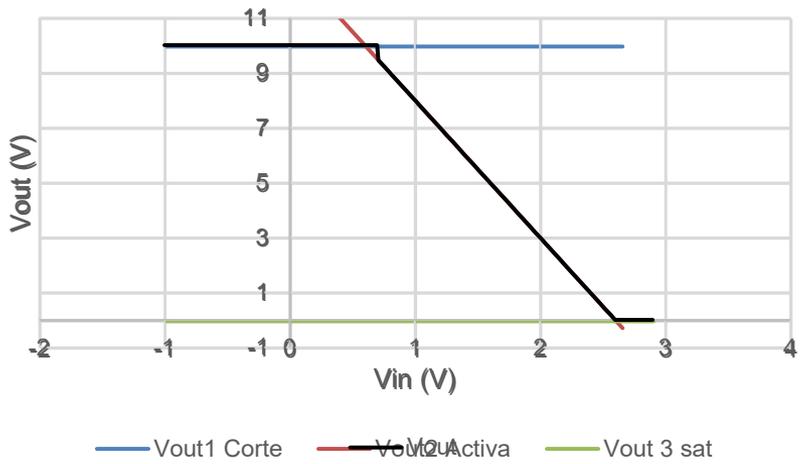
$$V_{out} = V_{CE} = V_{cc} - i_c * R_c = 10 - 100 * 1 \left(\frac{V_{in}}{20} - 0.03 \right) = 10 + 3 - 5V_{in}$$

$$V_{out} = V_{CE} = 13 - 5V_{in}$$

Suponemos $V_{ce} = 0V \rightarrow$ Región activa si $V_{ce} > 0$

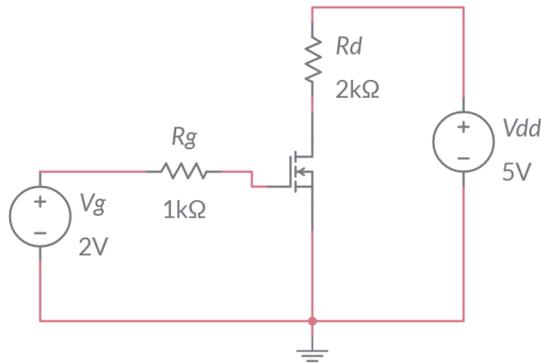
$$V_{CE} = 13 - 5V_{in} > 0 \rightarrow V_{in} < \frac{13}{5} = 2.6V$$

- Si $0.6V < V_{in} < 2.6V \rightarrow V_{out} = 13 - 5V_{in}$ (región activa)
- Si $V_{in} > 2.6V \rightarrow V_{out} = V_{ce} = 0V$ (región saturación)
- Si $V_{in} < 0.6V \rightarrow V_{out} = V_{cc} = 10V$ (región de corte)



Tema 3.2. Transistores FET

Ejemplo 1. Hallar el punto de operación del transistor FET de la figura. $V_{dd}=5\text{ V}$, $V_G=2\text{ V}$, $k = 1\text{ mA/V}^2$, $V_{TR} = 1\text{ V}$, $R_d = 2\text{ k}\Omega$.



$$V_{GS} = V_G > V_{TR} \rightarrow \begin{cases} \text{Lineal, si } V_{DS} < V_{GS} - V_{TR} \\ \text{Saturación si } V_{DS} > V_{GS} - V_{TR} \end{cases}$$

Suponemos saturación:

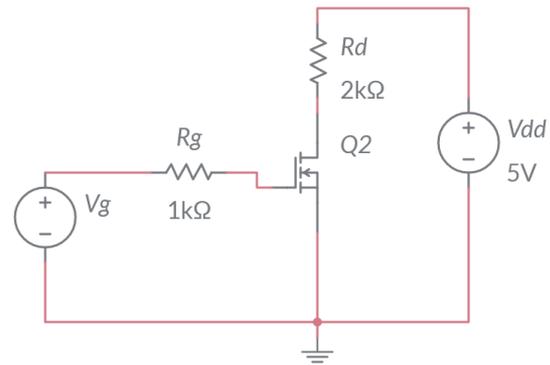
$$i_d = k(V_{GS} - V_{TR})^2 = 1(2 - 1)^2 = 1\text{ mA}$$

$$V_{dd} = i_d * R_d + V_{DS} \rightarrow V_{DS} = V_{dd} - i_d * R_d = 5 - 1 * 2 = 3\text{ V}$$

Comprobamos saturación:

$$V_{sat} = V_{GS} - V_{TR} = 2 - 1 = 1\text{ V} \rightarrow V_{DS} > V_{sat} \quad \text{La suposición era correcta}$$

Ejemplo 2. Hallar el punto de operación del transistor FET de la figura si el voltaje de la fuente V_g aumenta hasta 3 V. $V_{dd}=5$ V, $k = 1$ mA/V², $V_{TR} = 1$ V, $R_d = 2$ k Ω .



$$V_{GS} = V_G > V_{TR} \rightarrow \begin{cases} \text{Lineal, si } V_{DS} < V_{GS} - V_{TR} \\ \text{Saturación si } V_{DS} > V_{GS} - V_{TR} \end{cases}$$

Suponemos saturación:

$$i_d = k(V_{GS} - V_{TR})^2 = 1(3 - 1)^2 = 4 \text{ mA}$$

$$V_{dd} = i_d * R_d + V_{DS} \rightarrow V_{DS} = V_{dd} - i_d * R_d = 5 - 4 * 2 = -3 \text{ V}$$

Comprobamos saturación:

$$V_{sat} = V_{GS} - V_{TR} = 3 - 1 = 2 \text{ V} \rightarrow V_{DS} < V_{sat}$$

La suposición era incorrecta

Suponemos región lineal. Corriente:

$$i_d = k[2(V_{GS} - V_{TR})V_{ds} - V_{ds}^2] = 1[2 * 2 * V_{DS} - V_{DS}^2] = -V_{DS}^2 + 4V_{DS}$$

Ecuación de malla:

$$V_{dd} - i_d * R_d - V_{DS} = 0 \rightarrow 5 - (-V_{DS}^2 + 4V_{DS}) * 2 - V_{DS} = 2V_{DS}^2 - 8V_{DS} - V_{DS} + 5 = 0$$

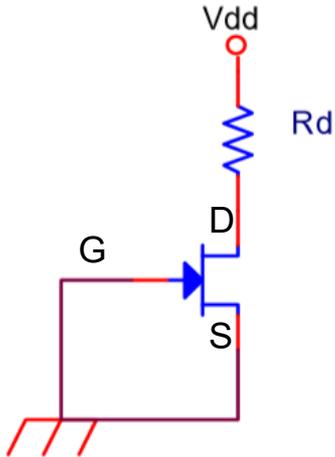
$$V_{DS} = \frac{9 \pm \sqrt{(-9)^2 - 4(2)(5)}}{4} = \frac{9 \pm \sqrt{41}}{4} = \frac{9 \pm 6.4}{4}$$

$\rightarrow V_{DS} = 3.85 \text{ V} > V_{sat}$

$\rightarrow V_{DS} = 0.65 \text{ V} < V_{sat}$

$$i_d = -V_{DS}^2 + 4V_{DS} = 2.18 \text{ mA}$$

Problema 7. Hallar para que valor de V_{dd} tiene lugar la transición de zona de saturación a lineal o triodo. $K = 0,5\text{mA/V}^2$, $V_{TR} = -3\text{V}$, $R_d = 5\text{k}\Omega$.



$$\text{Transición: } V_{DS} = V_{sat} = V_{GS} - V_{TR} \begin{cases} V_{DS} < V_{GS} - V_{TR} \rightarrow \text{Lineal} \\ V_{DS} > V_{GS} - V_{TR} \rightarrow \text{Saturación} \end{cases}$$

$$V_{GS} = 0 \rightarrow V_{sat} = 0 - V_{TR} = -(-3) = 3\text{V}$$

$$V_{dd} = i_d * R_d + V_{DS} \xrightarrow{V_{ds}=V_{sat}} V_{dd} = i_d * R_d + 3$$

Corriente en Saturación

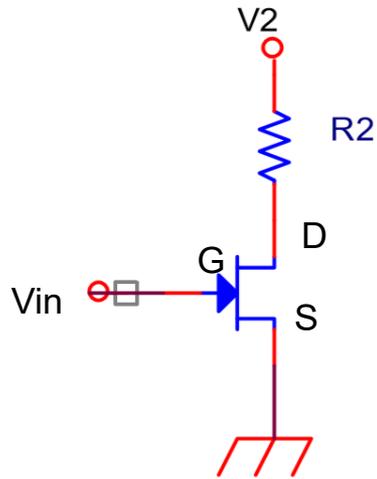
$$i_d = k(V_{GS} - V_{TR})^2 = 0.5(0 + 3)^2 = 0.5 * 9 = 4.5 \text{ mA}$$

$$V_{dd} = i_d * R_d + 3 = 4.5 * 5 + 3 = 25.5 \text{ V}$$

Corriente en región lineal

$$i_d = k[2(V_{GS} - V_{TR})V_{ds} - V_{ds}^2] = 0.5[2 * 3 * 3 - 9] = 4.5 \text{ mA}$$

Problema 9. Determinad en el circuito de la figura el V_{in} necesario para que $V_{ds} = 6,2 \text{ V}$. $k = 2 \text{ mA/V}^2$, $V_{tr} = -1,5 \text{ V}$, $R_2 = 4,7 \text{ k}\Omega$ y $V_2 = 10 \text{ V}$.



$$V_{ds} = 6.2 \text{ V} \rightarrow V_2 - i * R_2 - 6.2 = 0 \rightarrow i = \frac{10 - 6.2}{R_2} = \frac{3.8}{4.7} = 0.808 \text{ mA}$$

$$V_{GS} = V_{in} \rightarrow V_{sat} = V_{gs} - V_{th} = V_{in} + 1.5$$

$$\text{Suponemos saturación: } i_d = k(V_{gs} - V_{tr})^2 = 2(V_{in} + 1.5)^2 = 0.808 \text{ mA} \rightarrow$$

$$V_{in} + 1.5 = \pm\sqrt{0.404} \rightarrow V_{in} = \pm 0.636 - 1.5$$

$$V_{in} = 0.636 - 1.5 = -0.864 \text{ V}$$

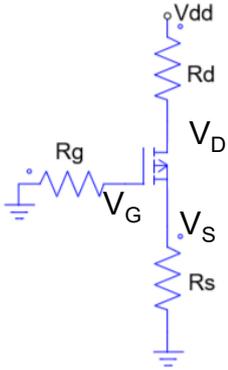
$V_{in} = V_{gs} > V_{tr} = -1.5 \rightarrow \text{Activa}$

$$V_{in} = -0.636 - 1.5 = -2.136 \text{ V}$$

$V_{in} = V_{gs} < V_{tr} = -1.5 \rightarrow \text{Corte}$

$$\text{¿ Saturación? : } V_{ds} = 6.2 \text{ V} > V_{sat} = V_{gs} - V_{tr} = -0.864 + 1.5 = 0.636 \text{ V}$$

Problema 10. Hallar R_d y R_s en el circuito de la figura sabiendo que $V_{dd} = 30\text{ V}$, $V_{ds} = 17.5\text{ V}$, $I_d = 2.5\text{ mA}$, $V_{gs} = -1\text{ V}$. (suponer que $I_g = 0$).

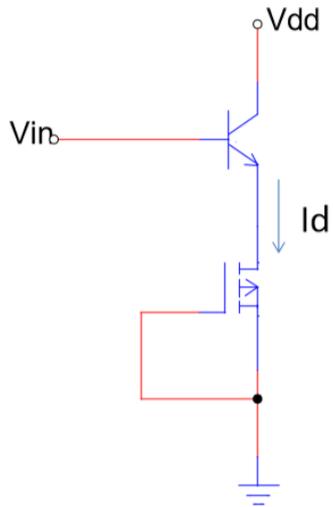


$$V_{dd} = V_{Rd} + V_{DS} + V_{Rs} = i_d * R_d + V_{DS} + i_d * R_s$$

$$0 - V_{RG} - V_{GS} - V_{RS} = 0 \rightarrow -V_{GS} = i_d * R_s \rightarrow R_s = -\frac{V_{GS}}{i_d} = \frac{1}{2.5} = 0.4\text{ k}\Omega$$

$$V_{dd} - i_d * R_d - V_{DS} - V_{Rds} = 0 = 30 - 2.5R_d - 17.5 - 1 \rightarrow R_d = \frac{30 - 17.5 - 1}{2.5} = 4.6\text{ k}\Omega$$

Problema 11. Hallar la corriente I_d en el circuito de la figura sabiendo que $V_{dd} = 12\text{ V}$, $V_{in} = 5\text{ V}$, $V_{be} = 0.6\text{ V}$, $V_{TR} = -6\text{ V}$ y $K = 0.1\text{ mA/V}^2$ (suponer que $I_g = 0$).



Suponemos BJT en activa y MOSFET en Saturación

$$V_{in} - V_{be} - V_{ds} = 0 \rightarrow V_{DS} = 5 - 0.6 = 4.4\text{ V}$$

$$V_{dd} - V_{CE} - V_{DS} = 0 \rightarrow V_{CE} = 12 - 4.4 = 7.6\text{ V} > V_{sat} (BJT) \rightarrow \text{Activa}$$

Corriente en Saturación

$$i_d = k(V_{GS} - V_{TR})^2 = 0.1[0 - (-6)]^2 = 3.6\text{ mA}$$

Comprobamos Saturación MOSFET:

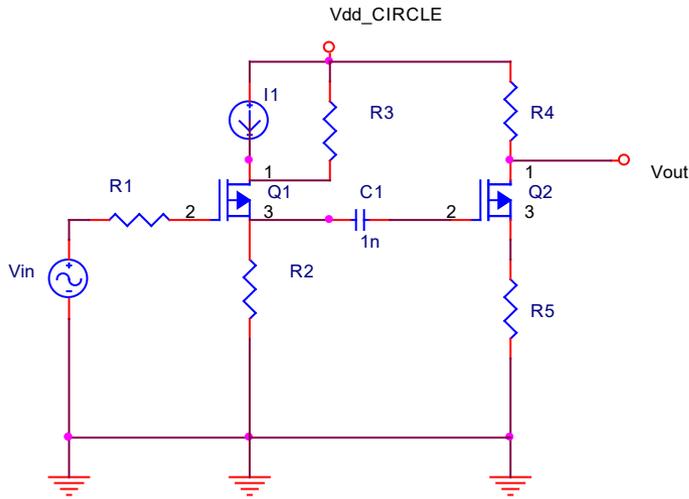
$$V_{DS} = 4.4\text{ V} >? V_{sat} = V_{GS} - V_{TR} = 0 + 6 = 6 \rightarrow 4.4 < 6$$

Corriente en Lineal/omhica

$$i_d = k[2(V_{GS} - V_{TR})V_{DS} - V_{DS}^2] = 0.1[2 * 6 * 4.4 - 4.4^2] = 0.1[52.8 - 19.36] = 3.34\text{ mA}$$

Tema 4. Amplificación con transistores

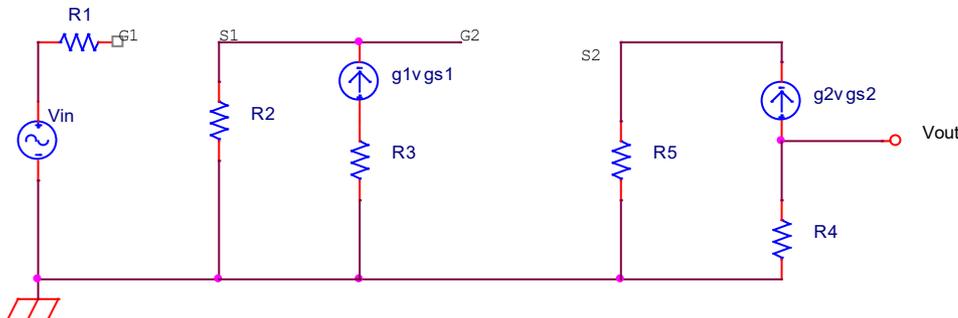
Problema 1. Dibujar el circuito equivalente en pequeña señal (a frecuencias medias) del circuito de la figura. Calcular la ganancia en voltaje v_{out}/v_{in}



Solución: En la figura inferior se ha dibujado el circuito equivalente en pequeña señal y frecuencias medias del circuito original.

Para ello:

- Se anulan las fuentes de continua.
- Se cortocircuitan los condensadores externos
- Se sustituyen los transistores por su modelo equivalente a frecuencias bajas-medias



Problema 1 (Continuación). Calcular la ganancia en voltaje v_{out}/v_{in}

Según se deduce de la figura:

$$v_{out} = -R_4 g_2 v_{gs2}$$

$$v_{gs2} = v_{g2} - v_{s2} = v_{g2} - g_2 R_5 v_{gs2}$$

$$\Rightarrow v_{gs2} = \frac{v_{g2}}{1 + g_2 R_5}$$

Por otra parte:

$$v_{g2} = v_{s1} = g_1 R_2 v_{gs1}$$

$$v_{gs1} = v_{g1} - v_{s1} = v_{in} - R_2 g_1 v_{gs1}$$

$$\Rightarrow v_{gs1} = \frac{v_{in}}{1 + R_2 g_1}$$

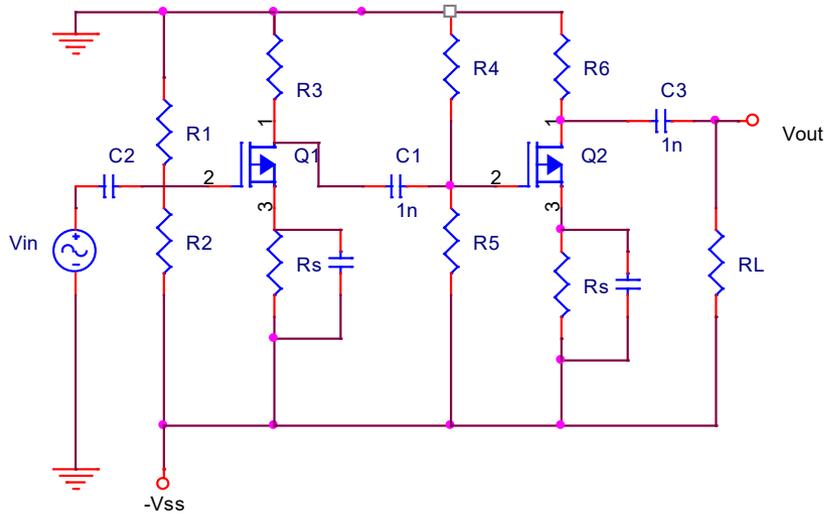
Sustituyendo en las ecuaciones anteriores:

$$v_{out} = -R_4 g_2 \frac{v_{g2}}{1 + R_5 g_2} = \frac{-R_4 g_2}{1 + R_5 g_2} g_1 R_2 v_{gs1} = \frac{-R_4 g_2 g_1 R_2}{1 + R_5 g_2} \frac{v_{in}}{1 + R_2 g_1}$$

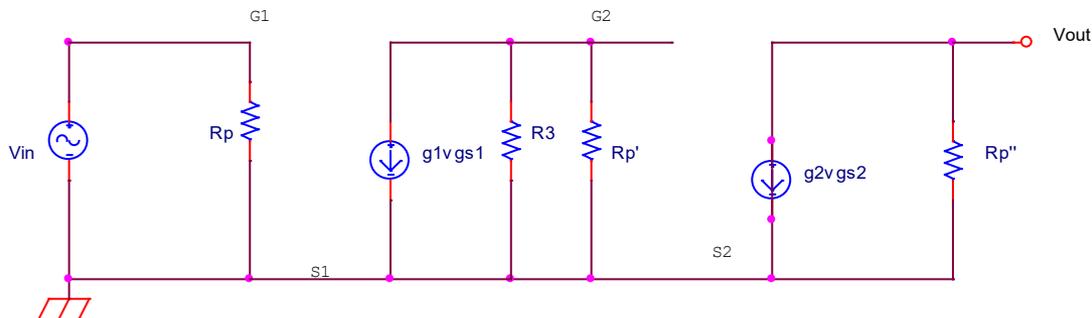
$$\Rightarrow A_v = \frac{-R_4 g_2 g_1 R_2}{(1 + R_5 g_2)(1 + R_2 g_1)}$$

Problema 2. Hallar el equivalente en pequeña señal del circuito de la figura inferior que representa un amplificador de dos etapas.

Hallar la ganancia en voltaje v_{out}/v_{in} .



Solución: El modelo en pequeña señal se muestra en la figura inferior



Problema 2 (Continuación). Hallar la ganancia en voltaje v_{out}/v_{in} .

Donde $R_p = R_1 // R_2$, $R_p' = R_4 // R_5$, $R_p'' = R_6 // R_L$. Llamando $R_p^* = R_3 // R_p'$ tenemos:

$$v_{out} = -R_p'' g_2 v_{gs2}$$

$$v_{gs2} = v_{g2} - v_{s2} = v_{g2}$$

$$v_{g2} = -R_p^* g_1 v_{gs1}$$

$$v_{gs1} = v_{g1} - v_{s1} = v_{in}$$

$$\Rightarrow v_{out} = R_p'' g_2 R_p^* g_1 v_{in}$$

$$\Rightarrow A_v = R_p'' g_2 R_p^* g_1$$

Problema 3. Diseñar un amplificador con un transistor MOSFET ($V_T = 2V$ y $k = 2 \cdot 10^{-3} A/V^2$) con las siguientes características:

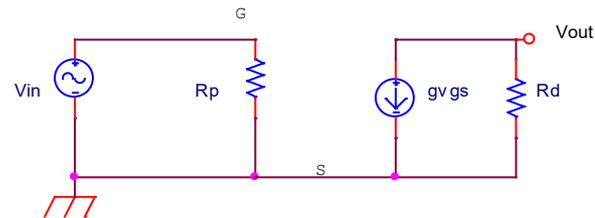
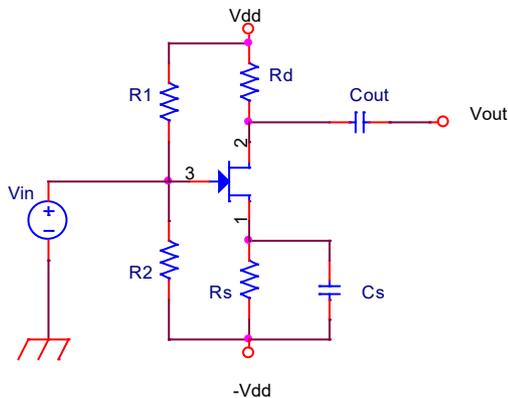
$$A_v = -6$$

$$Z_{in} = 2 \text{ M}$$

$$Z_{out} = 1 \text{ K}$$

Se dispone de fuentes de alimentación simétricas de $\pm 6 \text{ V}$ y se pretende acoplamiento a la entrada no capacitivo

Solución: Se propone el esquema típico de amplificador en fuente común (dado que la ganancia es negativa) con condensador en la fuente que se muestra en la figura inferior. El circuito equivalente en pequeña señal se muestra a la derecha



Para acoplar directamente la pequeña señal sin condensador se tiene que cumplir que $V_G = 0$, lo que implica, al ser la fuente simétrica, que $R1 = R2$

Donde $R_p = R1 // R2$

Problema 3 (Continuación).

Hallamos la ganancia, la impedancia de entrada y la de salida en pequeña señal. Para hallar Z_{in} , sustituimos la fuente V_{in} por una de prueba y hallamos el cociente entre dicha fuente y la corriente que genera, para hallar Z_{out} cortocircuitamos la fuente V_{in} y colocamos la fuente de prueba a la salida, calculando el cociente entre dicha fuente y la corriente que genera.

$$v_{out} = -g v_{gs} R_d$$

$$v_{in} = v_{gs}$$

$$\Rightarrow A_v = -g R_d$$

$$Z_{in} = R_p$$

$$Z_{out} = R_d$$

Como $Z_{in} = R_p = R_1/2 = 2\text{M}\Omega$, se deriva que $R_1 = 4\text{M}\Omega$

Como $Z_{out} = 1\text{k}\Omega$, se deriva que $R_d = 1\text{k}\Omega$

Como $A_v = -6$, se deriva que $g = 6 \cdot 10^{-3} \Omega^{-1}$

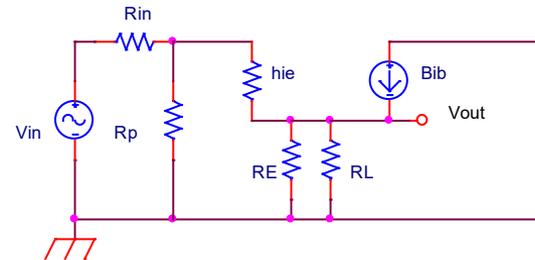
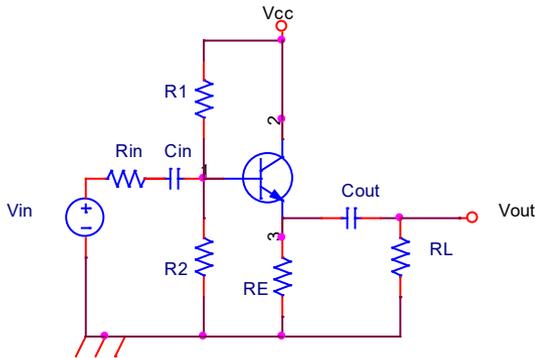
Como $g = 2(kI)^{0.5}$, se deriva que $I_d = 4,5\text{mA}$ y, suponiendo zona de corriente constante, $V_{GS} = 3,5\text{V}$

De la malla de entrada en DC y sabiendo que la puerta está a 0V se deriva que $6 = V_{GS} + I_D R_S$, pudiéndose despejar el valor de $R_S = 0,55\text{k}\Omega$

Con la malla de salida se comprueba que $V_{DS} > V_{GS} - V_T$

Problema 4. Hallar la ganancia de tensión (v_{out}/v_b), la ganancia en corriente (i_{out}/i_{in}), impedancia de entrada e impedancia de salida del amplificador de la figura (seguidor de emisor).

Solución. En la figura de la derecha se muestra el circuito equivalente en pequeña señal a frecuencias medias, donde $R_p = R_1 // R_2$. Las flechas indican las corrientes de entrada y de salida. Definimos $R_{LL} = R_E // R_L$



De esa forma es fácil ver que:

$$v_{out} = (\beta + 1)i_b R_{LL}$$

$$v_b = i_b h_{ie} + (\beta + 1)i_b R_{LL}$$

$$\Rightarrow A_v = \frac{(\beta + 1)R_{LL}}{h_{ie} + (\beta + 1)R_{LL}}$$

Problema 4 (Continuación).

Por otra parte, para hallar la ganancia en corriente, relacionaremos cada corriente con su voltaje:

$$i_{out} = \frac{v_{out}}{R_L}$$

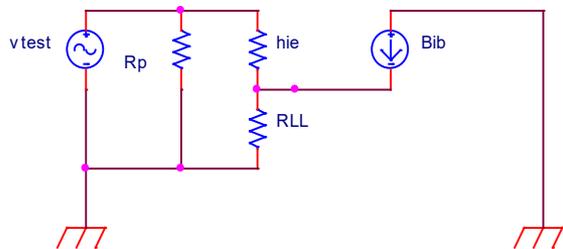
$$i_b = \frac{v_b}{h_{ie} + (\beta + 1)R_{LL}} \Rightarrow \frac{i_{out}}{i_b} = \frac{v_{out}}{v_b} \frac{h_{ie} + (\beta + 1)R_{LL}}{R_L} = \frac{(\beta + 1)R_E}{R_E + R_L}$$

Necesitamos relacionar i_b con i_{in} para hallar la ganancia en corriente

$$i_{in} = i_b + \frac{v_b}{R_p} = i_b + \frac{1}{R_p} (i_b h_{ie} + (\beta + 1)R_{LL} i_b) = i_b \left(1 + \frac{1}{R_p} (h_{ie} + (\beta + 1)R_{LL}) \right)$$

$$\Rightarrow A_I = \frac{i_{out}}{i_{in}} = \frac{(\beta + 1)R_E R_p}{(R_E + R_L)(R_p + h_{ie} + (\beta + 1)R_{LL})}$$

Para hallar la impedancia de entrada, sustituimos la excitación (fuente v_{in} y resistencia R_{in}) por una fuente de prueba (v_{test}) y calculamos la relación entre dicha fuente y la corriente que genera (i_{test}), ver figura inferior.



De la figura se infiere que:

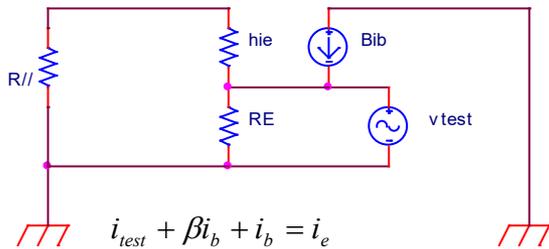
Problema 4 (Continuación).

$$v_{test} = v_b = i_b (h_{ie} + (\beta + 1)R_{LL})$$

$$i_{test} = i_b + \frac{v_b}{R_p} = i_b + \frac{i_b}{R_p} (h_{ie} + (\beta + 1)R_{LL})$$

$$\Rightarrow \frac{v_{test}}{i_{test}} = \frac{(h_{ie} + (\beta + 1)R_{LL})}{1 + \frac{1}{R_p}(h_{ie} + (\beta + 1)R_{LL})} = \frac{R_p (h_{ie} + (\beta + 1)R_{LL})}{R_p + (h_{ie} + (\beta + 1)R_{LL})} = R_p // (h_{ie} + (\beta + 1)R_{LL}) = Z_{in}$$

Para calcular la impedancia de salida se cortocircuita la fuente independiente y se coloca a la salida la fuente de prueba (en lugar de la resistencia de carga), ver figura inferior.



Donde $R_{//} = R_{in} // R_p$
 Llamando i_b a la corriente que pasa por h_{ie} y i_E a la corriente que pasa por R_E , en el nudo donde confluyen las corrientes queda:

$$i_b = \frac{-v_{test}}{R_{//} + h_{ie}}$$

$$i_e = \frac{v_{test}}{R_E}$$

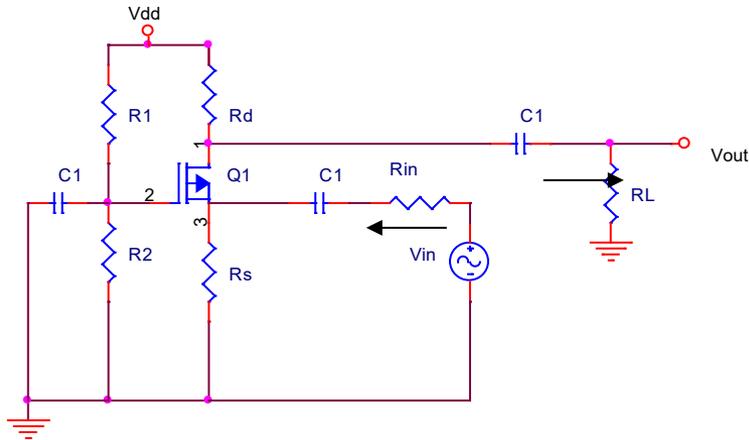
Aplicando la ley de Ohm en R_E y en $h_{ie} + R_{//}$ queda:

Sustituyendo en la ecuación de las corrientes:

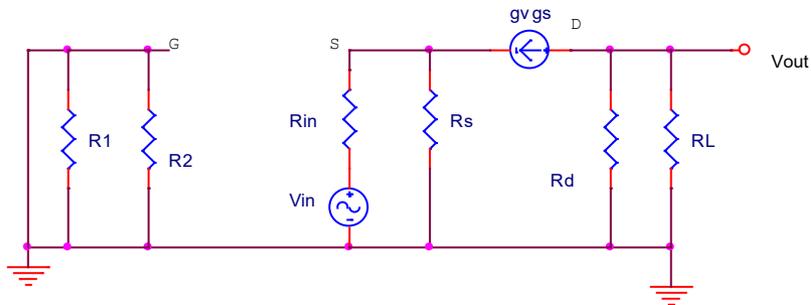
$$i_{test} + (\beta + 1) \frac{-v_{test}}{R_{//} + h_{ie}} = \frac{v_{test}}{R_E}$$

$$\frac{v_{test}}{i_{test}} = \frac{1}{\frac{1}{R_E} + \frac{\beta + 1}{(h_{ie} + R_{//})}} = Z_{out}$$

Problema 5. El circuito de la figura es un amplificador en puerta común. Dibujad el equivalente en pequeña señal y calcular las ganancias en tensión v_{out}/v_s y en corriente i_o/i_i



Solución. En la figura inferior se ha dibujado el circuito equivalente en pequeña señal (frecuencias medias)



Problema 5 (Continuación).

Las resistencias R_1 y R_2 están cortocircuitadas por el condensador C_1 . Llamaremos $R_{LL} = R_d // R_L$. De la figura se deduce que:

$$v_{out} = -g v_{gs} R_{LL}$$

$$v_{gs} = v_g - v_s = -v_s$$

$$\Rightarrow v_{out} = g v_s R_{LL}$$

$$\Rightarrow A_v = \frac{v_{out}}{v_s} = g R_{LL}$$

Para hallar la ganancia en corriente relacionamos cada corriente con su voltaje:

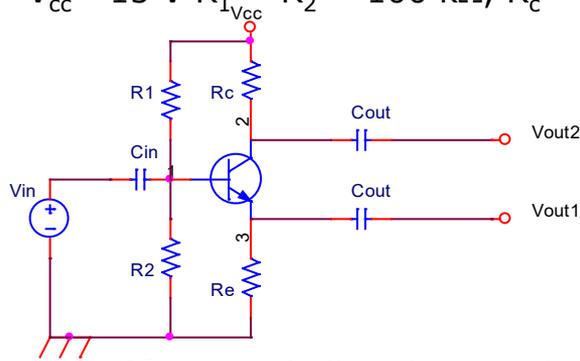
$$i_{out} = \frac{v_{out}}{R_L}$$

$$i_{in} = i_s - g v_{gs} = \frac{v_s}{R_s} + g v_s = v_s \left(g + \frac{1}{R_s} \right)$$

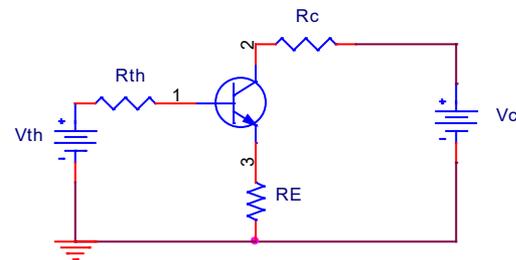
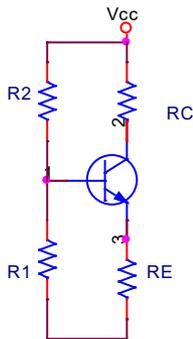
$$\Rightarrow A_I = \frac{i_{out}}{i_{in}} = \frac{\cancel{v_0} / R_L}{v_s \left(g + \frac{1}{R_s} \right)} = \frac{v_0}{v_s} \frac{1}{R_L \left(g + \frac{1}{R_s} \right)} = \frac{g R_{LL}}{R_L \left(g + \frac{1}{R_s} \right)}$$

Problema 6. El transistor de la figura esta polarizado en la zona activa. Suponiendo que β es muy grande hallar la corriente de polarización I_C .
 Hallar las ganancias de pequeña señal para las dos salidas. Si la Terminal v_{out1} se conecta a tierra, hallar la nueva ganancia en voltaje.

$V_{cc} = 15\text{ V}$ $R_1 = R_2 = 100\text{ k}\Omega$, $R_c = 4.3\text{ k}\Omega$, $R_E = 6.8\text{ k}\Omega$,



Solución. Para hallar el punto de operación realizamos el estudio en continua (condensadores externos en circuito abierto). Entre base y emisor realizamos un equivalente de Thévenin para simplificar la malla de entrada resultando el circuito de la figura de la derecha



$$V_{th} = V_{cc} \frac{R_1}{R_1 + R_2} = 7,5V$$

$$R_{th} = R_1 // R_2 = 50k$$

Problema 6 (Continuación).

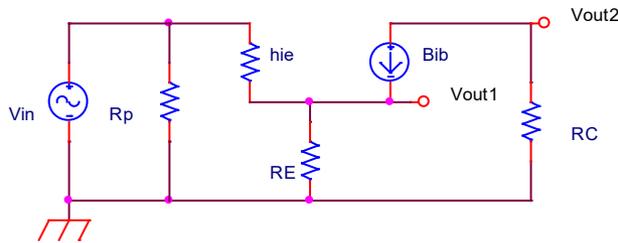
De la malla de entrada obtenemos i_b

$$i_b = \frac{V_{th} - 0.7}{R_{th} + R_E(\beta + 1)} \approx \frac{6,8}{6,8\beta} = \frac{1}{\beta}$$

$$i_c = 1mA$$

Con i_b obtenemos una expresión para $h_{ie} = 0.026 \beta$

Una vez obtenido el punto de trabajo, realizamos el estudio en pequeña señal. En la figura inferior se muestra el circuito equivalente a frecuencias medias.



De la figura se infiere que:

$$v_{out2} = -\beta i_b R_c$$

$$v_{out1} = R_E(\beta + 1)i_b$$

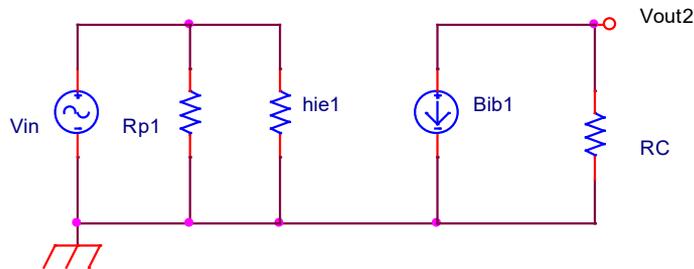
$$v_{in} = i_b h_{ie} + i_b(\beta + 1)R_E$$

$$\Rightarrow \frac{v_{out1}}{v_{in}} = \frac{R_E(\beta + 1)}{h_{ie} + (\beta + 1)R_E} \approx 1$$

$$\Rightarrow \frac{v_{out2}}{v_{in}} = \frac{-\beta R_c}{h_{ie} + (\beta + 1)R_E} \approx -\frac{R_c}{R_E} = 0.63$$

Problema 6 (Continuación).

En la última parte del problema nos piden hallar la ganancia v_{out2}/v_{in} cuando el terminal v_{out1} se conecta a tierra. Si se conecta a tierra dicho terminal la resistencia R_E , queda cortocircuitada quedando el circuito de la figura inferior



$$v_{out2} = -R_c \beta i_b$$

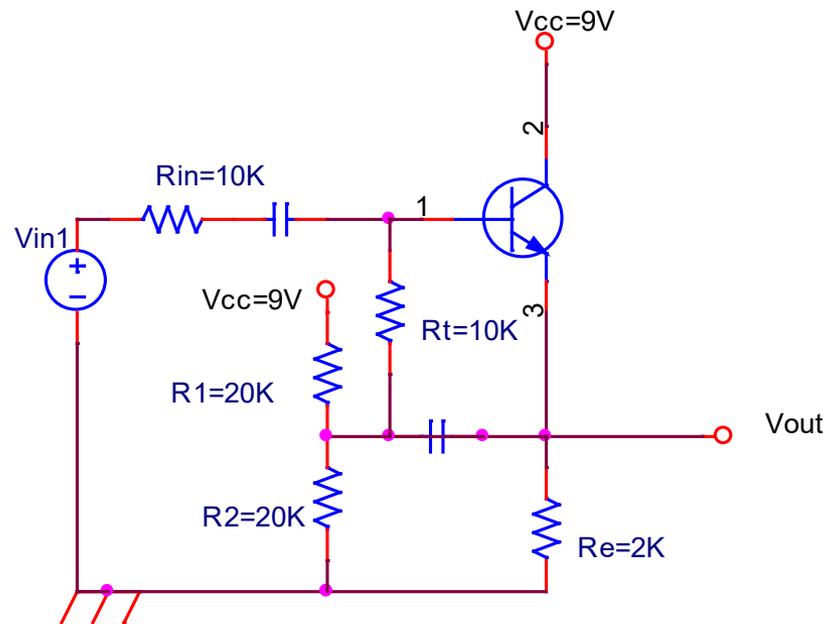
$$v_{in} = h_{ie} i_b$$

$$\Rightarrow A = \frac{v_{out2}}{v_{in}} = \frac{-R_c \beta}{h_{ie}} = \frac{-R_c \beta}{0.026 \beta} = \frac{-R_c}{0.026} = -165$$

Problema 7. El circuito de la figura es un seguidor de inicialización. Obtener el punto de trabajo y los parámetros de pequeña señal.

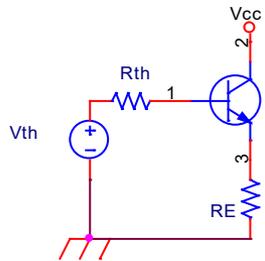
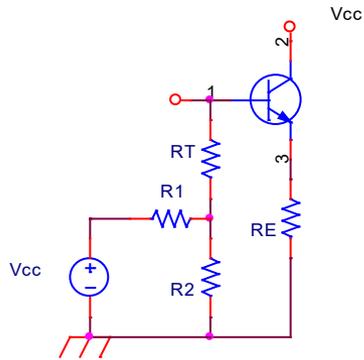
Obtener la ganancia en tensión v_0/v_i .

Obtener la resistencia de entrada.



Problema 7 (Continuación).

Solución. Para obtener los parámetros de pequeña señal (r_π y g_m) tenemos que hallar el punto de trabajo. En la figura inferior (izda) podemos ver el circuito en continua. Para resolverlo, conviene hacer un equivalente de Thévenin entre base y tierra (figura dcha.).



$$V_{th} = V_{BB} \frac{R_2}{R_1 + R_2} = 9 \cdot \frac{20}{40} = 4,5V$$

$$R_{th} = R_T + R_1 // R_2 = 20k\Omega$$

Problema 7 (Continuación). A continuación, hallamos el punto de trabajo:

$$V_{th} = R_{th}I_b + 0.7 + R_E(\beta + 1)I_b$$

$$\Rightarrow I_b = \frac{4,5 - 0,7}{20 + 2(101)} = \frac{3,8}{222} = 17\mu A$$

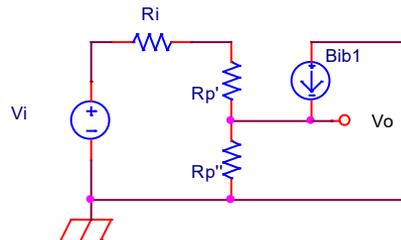
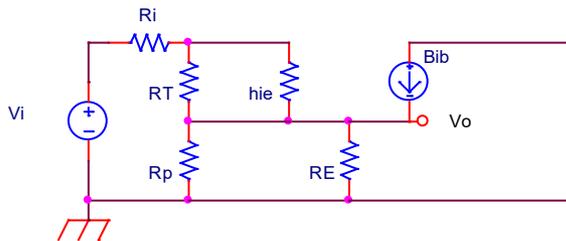
$$\Rightarrow I_c = 1,7mA$$

Una vez obtenido el punto de trabajo, hallamos los parámetros de pequeña señal:

$$r_\pi = \frac{0,026}{0,017} = 1,5k\Omega$$

$$g_m = \frac{100}{1,5} = 66,7mA/V$$

A continuación, hacemos el análisis en alterna (AC). Para ello dibujamos el circuito equivalente en pequeña señal a frecuencias medias.



$$R_p' = R_T // r_\pi = 10 // 1,5 = 1,3k\Omega$$

$$R_p'' = R_E // r_p = 10 // 2 = 1,7k\Omega$$

$$i_b = \frac{R_T}{R_T + r_\pi} i_{in} = 0,87i_{in}$$

Donde R_p es el paralelo entre R_1 y R_2 ($10\text{ k}\Omega$).

Haciendo el paralelo entre R_T y r_π (al que llamaremos R_p') y entre R_p y R_E (al que llamaremos R_p'') tenemos el divisor de corriente que relaciona a i_b con i_{in} .

Problema 7 (Continuación).

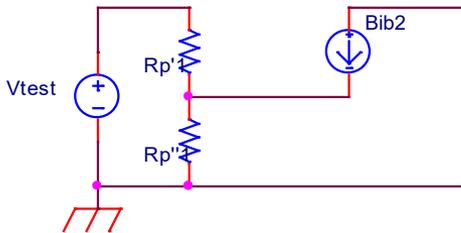
De la figura se deduce que:

$$v_{in} = (R_i + R_p')i_{in} + R_p''(i_{in} + \beta i_b) = (R_{in} + R_p' + R_p'')i_{in} + \beta R_p'' \frac{R_T}{R_T + r_\pi} i_{in}$$

$$v_o = R_p''(i_{in} + \beta i_b) = R_p''i_{in} + \beta R_p'' \frac{R_T}{R_T + r_\pi} i_{in}$$

$$\Rightarrow A_v = \frac{v_o}{v_{in}} = \frac{R_p'' + \beta R_p'' \frac{R_T}{R_T + r_\pi}}{R_i + R_p' + R_p'' + \beta R_p'' \frac{R_T}{R_T + r_\pi}} = 0.93$$

Para hallar la resistencia de entrada utilizamos el método de la fuente de prueba a la entrada (ver figura inferior)



De la figura se deduce que:

$$i_b = 0,87i_{test}$$

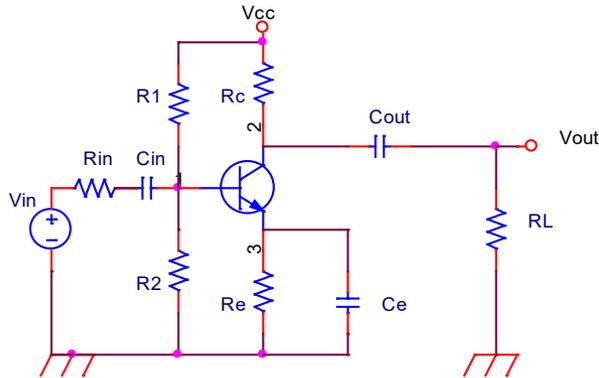
$$v_{test} = i_{test} R_p' + (i_{test} + \beta i_b) R_p'' = i_{test} \left(R_p' + R_p'' + \beta R_p'' \frac{R_T}{R_T + r_\pi} \right)$$

$$\Rightarrow R_{in} = R_p' + R_p''(1 + \beta 0,87) = 150,9k\Omega$$

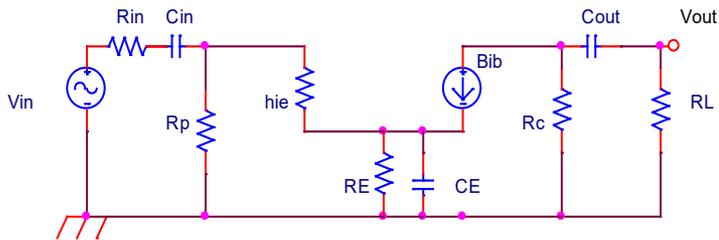
Tema 5. Respuesta en frecuencia

Problema 1. En el circuito de la figura hallar la frecuencia baja de corte (ω_L) aplicando el método de las constantes de tiempo.

Datos: $g_m = 4.72 \text{ mA/V}$, $h_{ie} = 21,1 \text{ k}\Omega$, $\beta = 99.6$, $R_C = 39 \text{ k}\Omega$, $R_{B1} = 47 \text{ k}\Omega$, $R_{B2} = 68 \text{ k}\Omega$, $R_i = 60 \text{ k}\Omega$, $R_L = 50 \text{ k}\Omega$, $R_E = 39 \text{ k}\Omega$, $C = 2 \text{ }\mu\text{F}$.

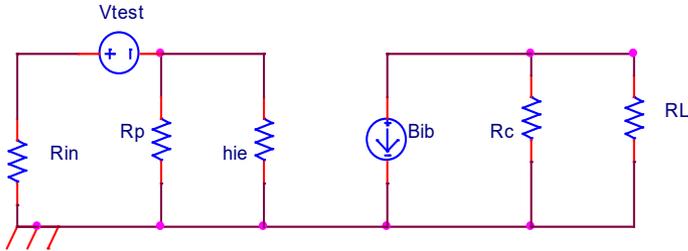


Solución. En este caso, dado que el enunciado nos proporciona los parámetros de pequeña señal, no es necesario calcular el punto de trabajo. En la figura inferior se muestra el circuito equivalente de pequeña señal.



Problema 1. (Continuación)

Calculamos la resistencia vista por cada uno de los condensadores externos con el fin de aplicar el método de las constantes de tiempo. Resistencia vista con C_{in} . Anulamos las fuentes independientes, cortocircuitamos C_E y C_{out} y sustituimos C_{in} por la fuente de prueba.

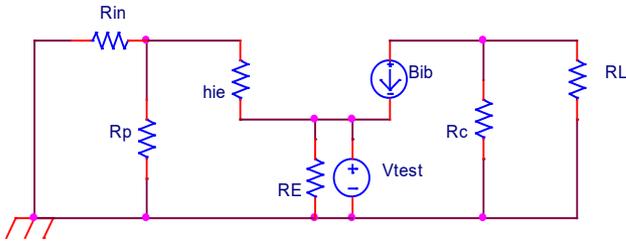


Es fácil de obtener que la relación entre V_{test} e I_{test} es:

$$R_{in} = R_p // h_{ie} + R_{in}$$

- Resistencia vista por C_{out} . Haciendo lo mismo y teniendo en cuenta que al anular la fuente independiente también se anula la dependiente, la resistencia vista por este condensador es $R_c + R_L$.

- Resistencia vista por C_E . El circuito que hay que resolver es el que se muestra en la figura inferior.



$$i_{test} + \beta i_b + i_b = i_e$$

$$i_e = \frac{v_{test}}{i_b}$$

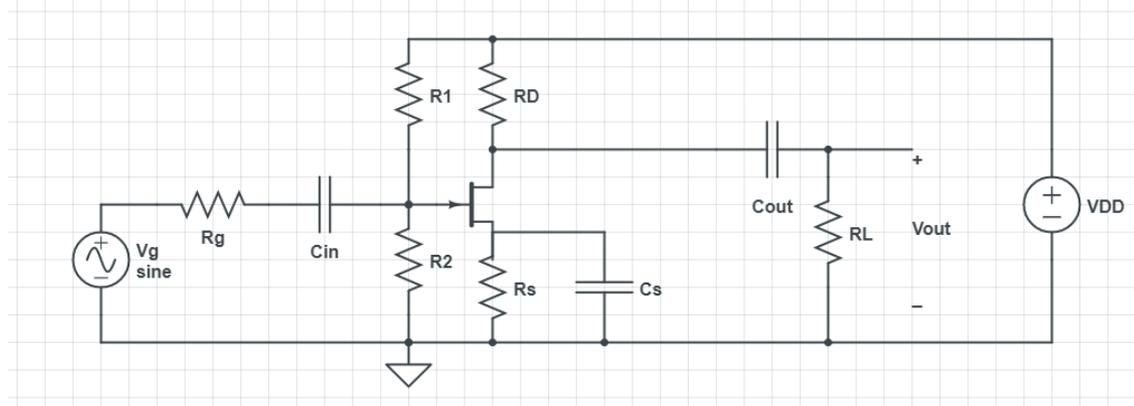
Llamaremos R_{eq} a $h_{ie} + (R_{in} // R_p)$ tenemos que $i_b = v_{test} / R_{eq}$ y sustituyendo en la ecuación anterior:

$$i_{test} + (\beta + 1) \frac{-v_{test}}{R_{eq}} = \frac{v_{test}}{R_E}$$

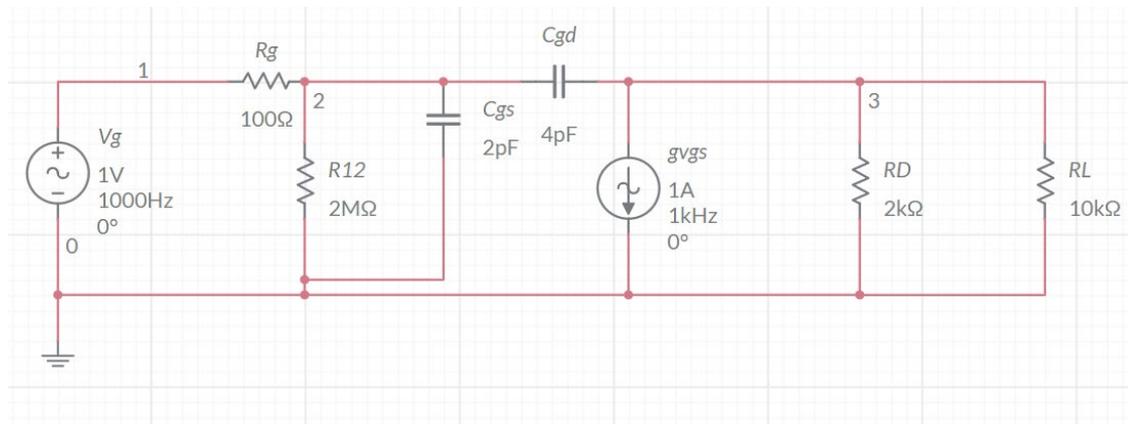
$$\Rightarrow \frac{v_{test}}{i_{test}} = \frac{1}{\frac{1}{R_E} + \frac{\beta + 1}{R_{eq}}}$$

Problema 2. Tenemos un amplificador en configuración de fuente común, como el de la figura. El punto de trabajo del transistor nos da una constante $g_m = 1.4 \text{ mA/V}$. Calcula la frecuencia alta de corte de dicho amplificador.

Datos: $R_1 = 2,7 \text{ M}\Omega$, $R_2 = 7,6 \text{ M}\Omega$, $R_g = 100 \Omega$, $R_D = 2 \text{ k}\Omega$, $R_L = 10 \text{ k}\Omega$, $C_{in} = C_{out} = C_S = 1 \mu\text{F}$, $C_{GS} = 2 \text{ pF}$ y $C_{GD} = 4 \text{ pF}$.



Solución. Primero dibujamos el circuito equivalente en pequeña señal y alta frecuencia del amplificador. Para ello, sustituimos el transistor FET por su circuito equivalente de pequeña señal y alta frecuencia (incluyendo los condensadores internos), la fuente de DC se pone a cero (se conecta a tierra) y los condensadores externos se sustituye por cortocircuitos, debido a su alto valor ($Z=0$).



Problema 2. (Continuación)

Calculamos la $R_{C_{gs}}$ mediante el método de la fuente de prueba. Para ello, sustituimos C_{gs} por v_{test} , dejando el otro condensador en abierto (figura izda) y calculamos v_{test}/i_{test} . Es fácil comprobar que :

$$R_{C_{gs}} = R_g // R_{12} \quad (2)$$

Lo que nos da un valor de $R_{C_{gs}} = 100 \text{ W}$

De forma análoga, calculamos $R_{C_{gd}}$, sustituyendo C_{gd} por la fuente de prueba y dejando el otro condensador en abierto (figura dcha). Llamando R_g' al paralelo entre R_g y R_{12} , y R_L' al paralelo entre R_D y R_L tenemos que:

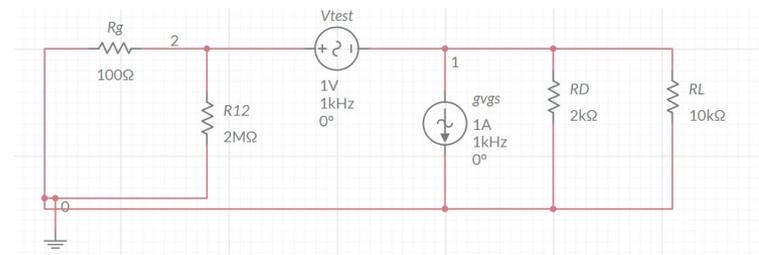
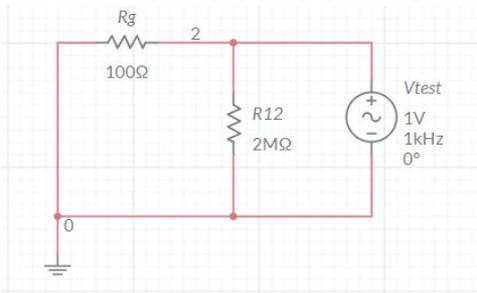
$$v_{test} = R_g' i_{test} + R_L' (i_{test} + g v_{gs}) \quad (3)$$

sabiendo que $v_{gs} = R_g' i_{test}$ sustituimos en la ecuación anterior y despejamos,

$$\frac{v_{test}}{i_{test}} = R_g' + R_L' (1 + g R_g) = R_{C_{gd}} \quad (4)$$

Obtenemos un valor de $R_{C_{gd}} = 2,04 \text{ kW}$

Metiendo estos datos numéricos conseguidos, en la expresión (1), obtenemos un valor para la frecuencia alta de corte, f_H , de 18,9 MHz



©2023 Autoras Belén Arredondo y Beatriz Romero

Algunos derechos reservados

Este documento se distribuye bajo la licencia
“Atribución-Compartir Igual 4.0 Internacional” de Creative Commons,
disponible en <https://creativecommons.org/licenses/by-sa/4.0/deed.es>

Para cualquier duda o sugerencia de mejora, puedes escribir a
belen.arredondo@urjc.es y beatriz.romero@urjc.es

Agradecimientos a los profesores Gonzalo del Pozo y Felipe Machado
por su contribución a este documento